

产品特征

- 符合 ISO/IEC14443Type A/B 和 ISO/IEC15693 标准
- 满足 EMV Contactless Level 1 和 PBOC3.0 借/贷记终端 Level 1 的测试要求
- 支持 SPI 接口模式
- 支持 IDR 接口模式
- 内置功放驱动，发射功率可调
- 接收增益可调
- 外部时钟 13.56 MHz
- 支持 106 kbit/s、212 kbit/s、424 kbit/s、848kbit/s 速率
- 最大收发数据帧长度为 256 字节
- 内置 CRC 控制器和定时器
- 真随机数发生器
- 中断输出
- 电源：2.7V~5.5V
- 模拟、数字、发送电源单独提供
- 低功耗模式，小于 0.1 μ A
- 封装形式分 LQFP48 和 QFN32 两种，且 LQFP48 兼容 THM3060/THM3030



THM3070

非接触读卡器芯片

Beta



电气参数

极限参数

符号	参数	条件	最小值	最大值	单位
DVDD	数字电源电压	相对于 DVSS	-0.75	5.75	V
AVDD	模拟电源电压	相对于 AVSS	-0.75	5.75	V
TVDD	发送电路电压	相对于 TVSS	-0.75	5.75	V
V _{IN}	直流输入电压	相对于地	-0.75	5.75	V
I _{OUT}	直流输出电流	RFTXD、RFCLK 管脚	-15	15	mA
		其他管脚	-10	10	mA
T _{STG}	保存温度	无电源偏置	-40	100	°C

工作范围

符号	参数	条件	最小值	最大值	单位
DVDD	数字电源电压	相对于 DVSS	2.7	5.5	V
AVDD	模拟电源电压	相对于 AVSS	2.7	5.5	V
TVDD	发送电路电压	相对于 TVSS	2.7	5.5	V
T _{OPR}	工作温度	-	-40	85	°C
t _r	输入上升时间	输入信号	-	40	nS
t _f	输入下降时间	输入信号	-	40	nS

直流参数

表中所列值在正常工作状态, 25°C 条件下测量

符号	参数	条件	最小值	最大值	单位
V _{IL}	输入低电位	DVDD = 2.7~5V	0	0.3*DVDD	V
V _{IH}	输入高电位	DVDD = 2.7~5V	0.7*DVDD	1.1*DVDD	V
V _{OL}	输出低电位	I _{OL} = 1.8mA, DVDD=5V	0	0.8	V
V _{OH}	输出高电位	I _{OH} = -1.8mA, DVDD=5V	DVDD-1.0	DVDD	V
I _{LI}	输入漏电流	V _{IN} = -0.5~5.5V	0	100	nA
C _{IO}	I/O 管脚寄生电容	f = 1.0MHz, T _{OPR} = 25°C	-	5	pF
VR1	参考电压 1	AVDD = 2.7~5.5V	0.6*AVDD-0.15V	0.6*AVDD+0.15V	V
VR2	参考电压 2	AVDD = 2.7~5.5V	0.4*AVDD-0.15V	0.4*AVDD+0.15V	V
I _{DVDD}	数字电源电流	正常工作状态, DVDD=5V	11	15	mA
		正常工作状态, DVDD=3V	5	9	mA
		低功耗状态, DVDD=5V	0	0.1	μA
		低功耗状态, DVDD=3V	0	0.1	μA
I _{AVDD}	接收电源电流	正常工作状态, AVDD=5V	3	4.5	mA
		正常工作状态, AVDD=3V	2.4	3.6	mA



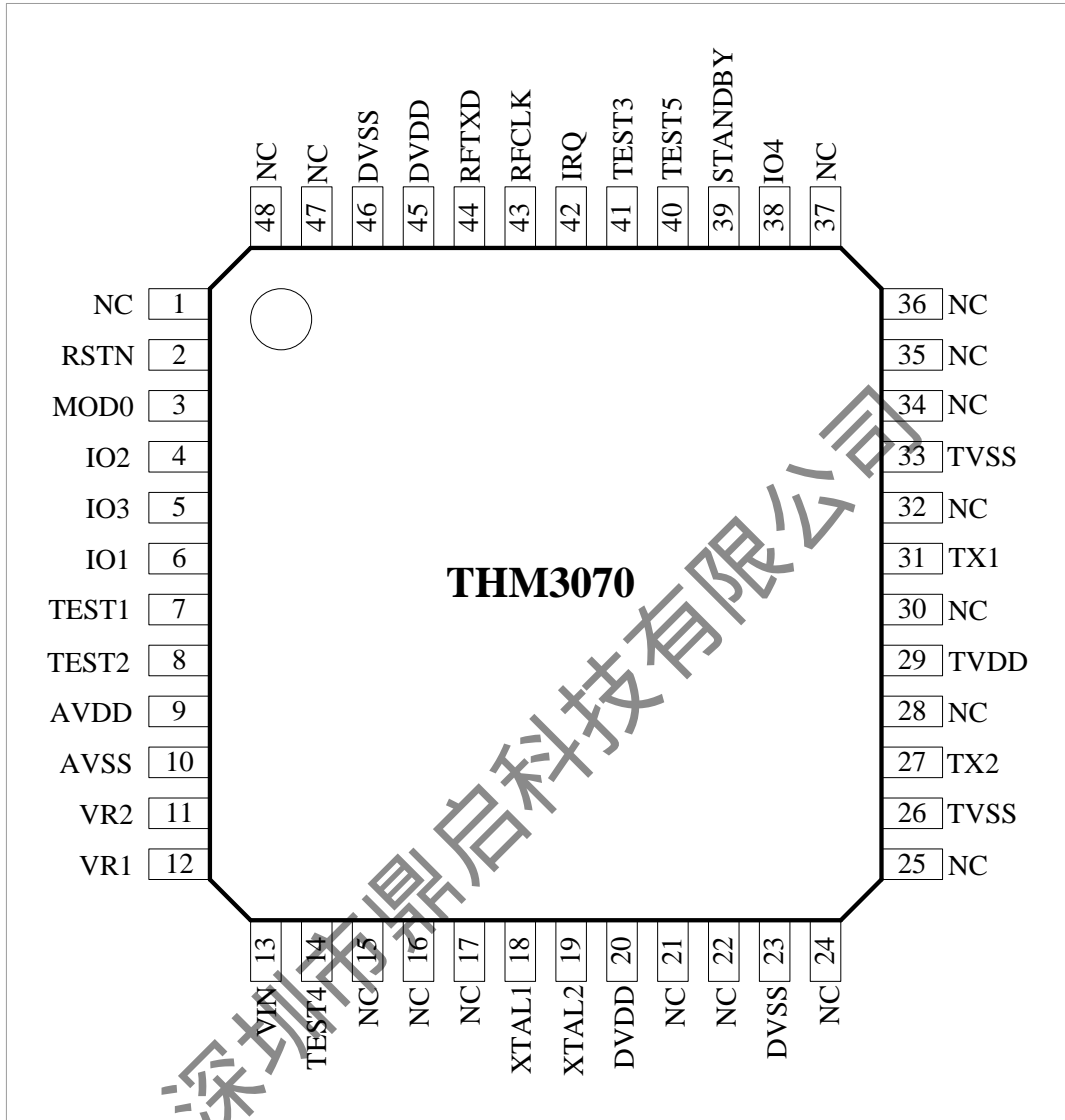
I _{TVDD}	发送电源电流	低功耗状态，AVDD=5V	0	0.1	μA
		低功耗状态，AVDD=3V	0	0.1	μA
		正常工作状态，TVDD=5V	40	120	mA
		正常工作状态，TVDD=3V	15	40	mA
		低功耗状态，TVDD=5V	0	0.1	μA
		低功耗状态，TVDD=3V	0	0.1	μA

交流参数

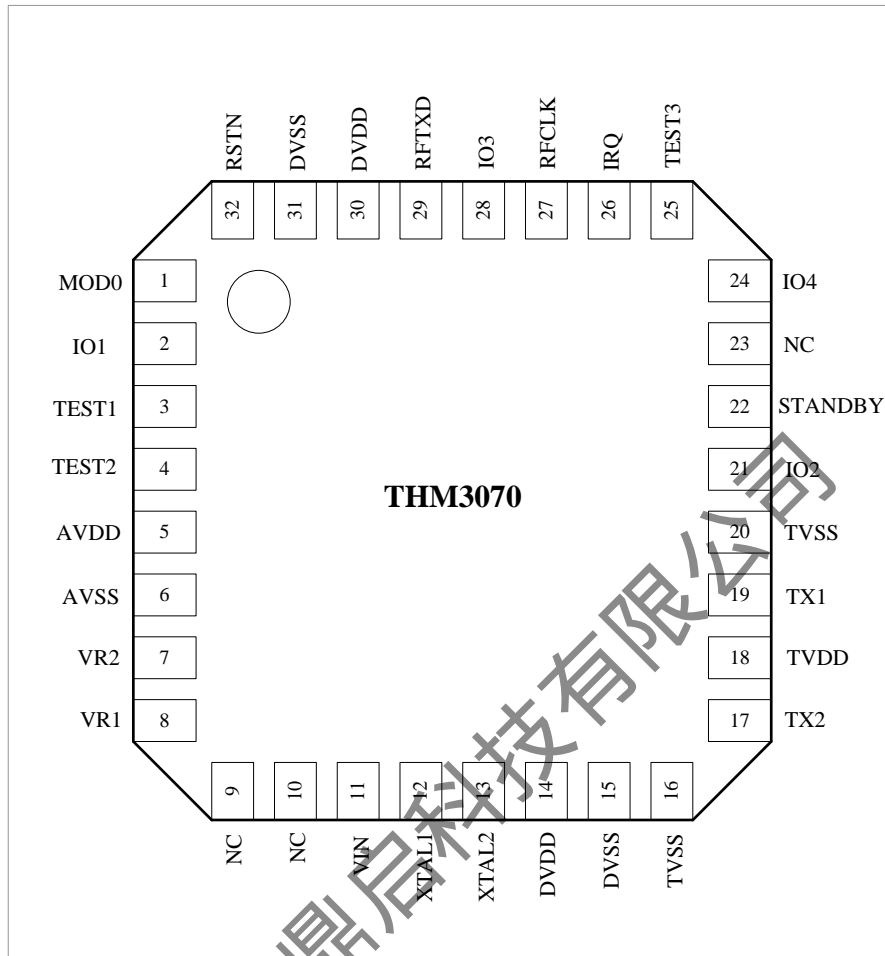
符号	参数	最小值	最大值	单位
fosc	振荡频率	13.553	13.567	MHz
t1	射频关闭时间	-	20	μs
t2	射频打开时间	-	20	μs
t3	接收电路建立时间 ¹ (AVDD=5V)	-	1.5	ms
t4	接收电路建立时间 ¹ (AVDD=3V)	-	1	ms

注：1 指芯片接收电路从低功耗状态到正常通信的准备时间。可通过在 VR1、VR2 端口上外接元器件减小 t3、t4。

管脚定义及功能描述



LQFP48 封装管脚分布图



QFN32 封装管脚分布图

管脚功能描述

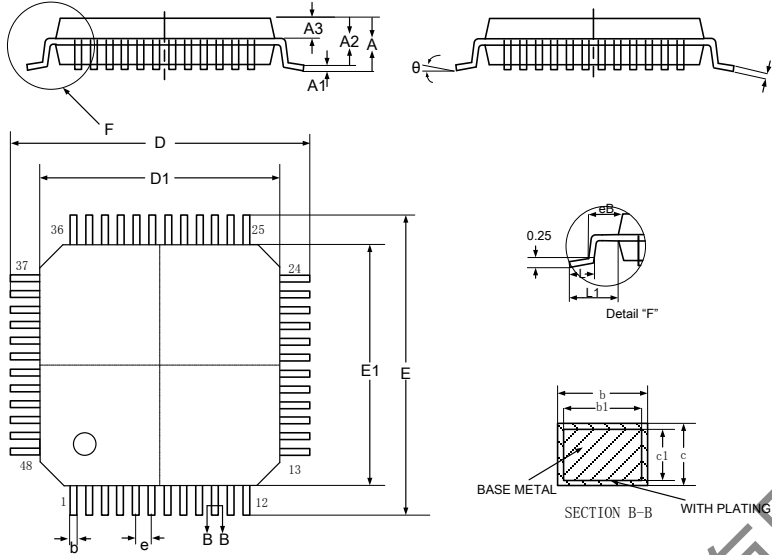
管脚 LQFP48	管脚 QFN32	名称	输入 / 输出 ¹	功能描述	
				SPI 接口	IDR 接口
6	2	IO1	I/O	SCK, SPI 接口时钟输入, 内部弱上拉	SCK, 双向, 内部弱上拉, IDR 接口时钟信号
4	21	IO2	I/O	MOSI, SPI 接口数据输入, 内部弱上拉	SDA, 双向, 内部弱上拉, 数据信号
5	28	IO3	O	MISO, SPI 接口数据输出, SS_N 为高电平时弱上拉	RX_FRAME, 输出, 握手信号
38	24	IO4	I	SS_N, SPI 接口片选输入信号, 内部弱上拉	TX_FRAME, 输入, 握手信号, 内部弱上拉
2	32	RSTN	I	复位信号输入, 低有效, 内部弱上拉	

¹ I 输入引脚; O 输出引脚; P 电源引脚。



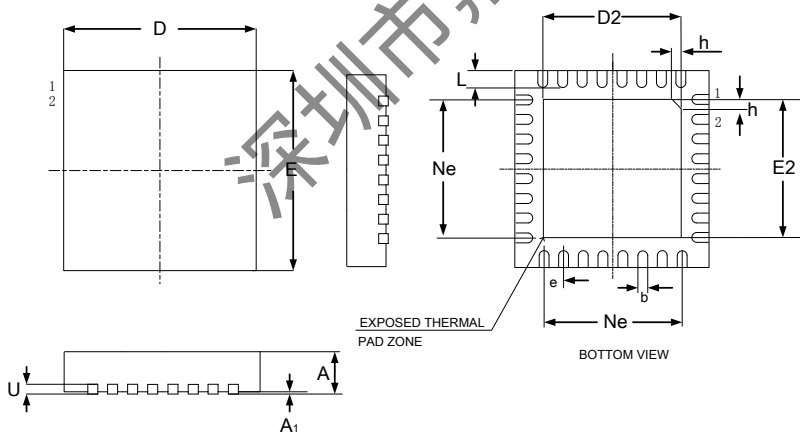
18	12	XTAL1	I	外接 13.56MHz 晶体
19	13	XTAL2	O	
3	1	MOD0	I	数字接口模式选择输入, 内部弱上拉
42	26	IRQ	O	中断信号输出
39	22	STANDBY	I	低功耗控制, 高有效, 内部弱上拉
40	-	TEST5	I	测试端, 悬空
41	25	TEST3	I	测试端, 始终接 DVSS
13	11	VIN	I	检波信号输入
12	8	VR1	I	参考电压 1, 外接去耦电容
11	7	VR2	I	参考电压 2, 外接去耦电容
44	29	RFTXD	O	调制信号输出管脚
43	27	RFCLK	O	载波输出管脚
20、45	14、30	DVDD	P	数字电源
23、46	15、31	DVSS	P	数字地
10	6	AVSS	P	模拟地
9	5	AVDD	P	模拟电源
7	3	TEST1	I	测试端, 接 DVDD
27	17	TX2	O	功放调制信号输出 2
31	19	TX1	O	功放调制信号输出 1
29	18	TVDD	P	发射电路电源
26、33	16、20	TVSS	P	发射电路地
14	-	TEST4	O	测试端, 悬空
8	4	TEST2	I	测试端, 接 DVSS

芯片封装



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	---	---	1.60
A1	0.05	---	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.19	---	0.27
b1	0.18	0.20	0.23
c	0.13	---	0.18
c1	0.12	0.13	0.14
D	8.80	9.00	9.20
D1	6.90	7.00	7.10
E	8.80	9.00	9.20
E1	6.90	7.00	7.10
eB	8.10	---	8.25
e	0.50BSC		
L	0.45	---	0.75
L1	1.00BSC		
θ	0	---	7°

LQFP48 封装尺寸图



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	0.70	0.75	0.80
A1	---	0.02	0.05
b	0.18	0.25	0.30
c	0.18	0.20	0.25
D	4.90	5.00	5.10
D2	3.40	3.50	3.60
e	0.50BSC		
Ne	3.50BSC		
E	4.90	5.00	5.10
E2	3.40	3.50	3.60
L	0.35	0.40	0.45
h	0.30	0.35	0.40
L/F载体尺寸	150X150	130X130	

QFN32 封装尺寸图



重要提示

本文档仅能以电子邮件加密附件形式提供有资质客户(个人或组织), 其官方电子邮件地址或企业名称已被水印于文档中权作签名之用。北京同方微电子有限公司保留对其他非法传播方式诉诸法律的权利。

北京同方微电子有限公司保留在无需声明前提下更新产品规格书及本文档的权利, 客户可以通过联系本文档技术支持以获取产品规格书及文档的最新版本。由于本文档所描述之信息而引起的损失、损害及其他任何责任问题, 北京同方微电子有限公司将不承担任何责任。

北京同方微电子有限公司建议将本文档所描述产品用于其设计的应用场景, 在判断该产品是否适用之前, 请仔细评估。对于特殊使用, 包括但不限于航空、航天、军工、医疗以及生命维持系统, 北京同方微电子有限公司无法保证适用性, 不承担任何责任。

本文档不能作为知识产权(包括但不限于专利、商标、软件著作权)的授权依据。

深圳市鼎启科技有限公司

联系我们

北京同方微电子有限公司

地址: 北京市海淀区王庄路 1 号清华同方科技广场 D 座西楼 18 层

邮编: 100083

电话: +86-10-82351818

传真: +86-10-82357168

电子邮件: support@tsinghuaic.com