



IAC-IMX6-Kit 嵌入式开发板
硬件说明书

版本号: V 1.0
2014年03月

杭州启扬智能有限公司版权所有
QIYANG TECHNOLOGY Co., Ltd
Copyright Reserved

版本更新记录

版本	硬件平台	描述	日期	修订人
1.0	IAC-IMX6-Kit	初始版本，首次发布	2014-03-16	

目 录

阅读前须知：本手册主要介绍该主板的硬件接口.....	4
一、前言	4
1.1、公司简介：	4
1.2、IAC-IMX6-Kit 开发/评估板的使用建议：	4
二、系统组成	5
2.1、芯片概述	5
2.2、主板资源	6
三、接口功能	8
3.1、基本接口功用说明	8
3.2、跳线拨码设置	10
3.3、接口引脚定义	10
四、主板性能说明	25
五、尺寸结构图	26
六、软件描述	27
七、附注	27

阅读前须知：本手册主要介绍该主板的硬件接口

一、前言

1.1、公司简介：

杭州启扬智能科技有限公司位于美丽的西子湖畔，是一家专业研发，生产，销售高性能，低功耗，低成本，小体积嵌入式计算机主板，提供嵌入式硬件解决方案的高新技术企业。

多年来专注于嵌入式 ARM 工控产品的研发与服务，为嵌入式开发工程师提供简单易用的开发工具，参考设计平台，可量产的产品解决方案，帮助客户缩短新产品上市时间，提高产品质量，立志成为业界领先的嵌入式硬件和软件提供商。

我们为您提供：

- ◆ 研发，生产，销售有自主知识产权的嵌入式模块产品，与 TI, ATMEL, Cirrus Logic, Freescale 等知名处理器厂商合作，推出了一系列的 ARM 开发/评估板，ARM 核心板，ARM 工控板，音/视频编解码传输平台等硬件产品以及支持用户进行快速二次开发的配套工具与软件资源。
- ◆ 充分发挥我们在 ARM 平台及 Windows CE, Linux, Android 操作系统上的技术积累，为众多行业用户提供量身定制服务（OEM/ODM），实现嵌入式产品稳定，可靠，快速地走入市场。

感谢您使用启扬智能的产品，我们会尽最大努力为您提供技术协助！祝愿您工作顺利！

1.2、IAC-IMX6-KIT 开发/评估板的使用建议：

- 1) 使用开发板之前，请务必首先阅读本说明书；
- 2) 使用前请详细核对装箱单，检测资料光盘是否有文件缺失；
- 2) 了解开发板的基本结构和组成，包括硬件资源的分配，核心板与底板的各个引脚定义，以及扩展引脚定义等等；
- 3) 如果您需要在 Linux 系统下进行设计开发，对开发板进行程序烧录，除本文档外，还建议阅读另一篇文章档《IAC-IMX6-Kit Linux 用户手册》；
- 4) 如果您需要在 Android 系统下进行设计开发，对开发板进行程序烧录，除本文档外，还建议阅读另一篇文章档《IAC-IMX6-Kit Android 用户手册》；
- 5) IAC-IMX6-Kit 嵌入式开发板，接受批量订购。

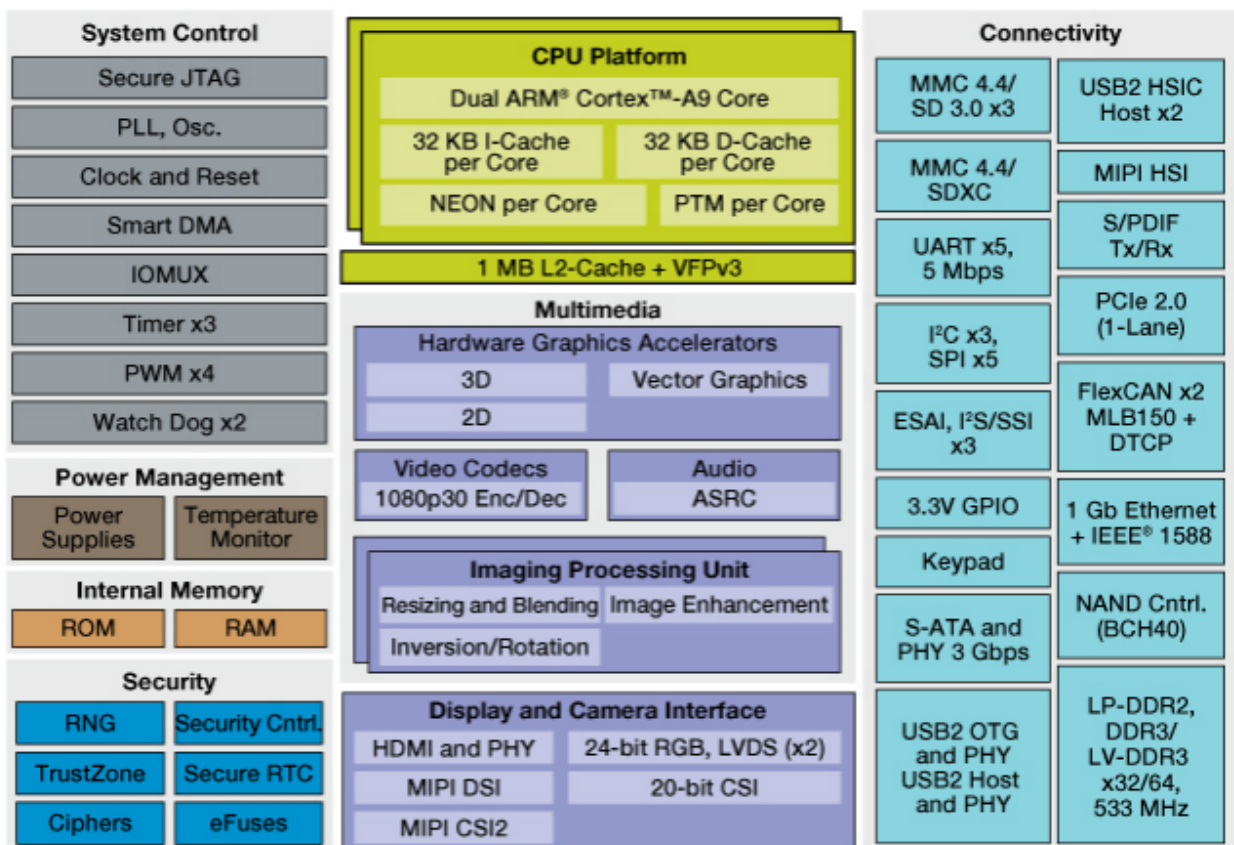
二、系统组成

2.1、芯片概述

IAC-IMX6-KIT 嵌入式开发板，采用 freescale i.MX6 处理器，Cortex-A9 核心，主频为 1GHz, 该处理器兼容单核、双核、四核处理器，可直接升级替换。本产品板标配双核处理器 i.MX6D 系列，介绍如下：

i.MX 6Dual 系列配有两个内核，运行频率高达 1.2 GHz，带有 1 MB L2 缓存和 64 位 DDR3 或 2 通道、32 位 LPDDR2 支持。i.MX 6Dual 集成了 FlexCAN、MLB 总线、HD 级别的 NEON SIMD 媒体加速器、Triple Play 3D/2D/VG 加速器、1080P 的视频编解码器、PCI Express® 和 SATA-2，具有卓越的数据连接功能，同时集成 LVDS、MIPI 显示器端口、MIPI 摄像头端口和 HDMI v1.4，可为消费电子、汽车和工业应用提供可扩展的解决方案。并且 i.MX 6Dual 带有极其丰富的接口资源，器件功能框图如下：

i.MX 6Dual Applications Processor Block Diagram



图表 1

- ◆ 采用 ARM® Cortex™-A9 内核，主频高达 1.2GHz，兼容单核、双核、四核；
- ◆ 带 1MB L2 缓存，32KB 指令和数据缓存，NEON SIMD 媒体加速器；
- ◆ 带 2D/3D/VG 加速器，1080P 的 h.264 视频硬件编解码，支持双 720P 视频编码；

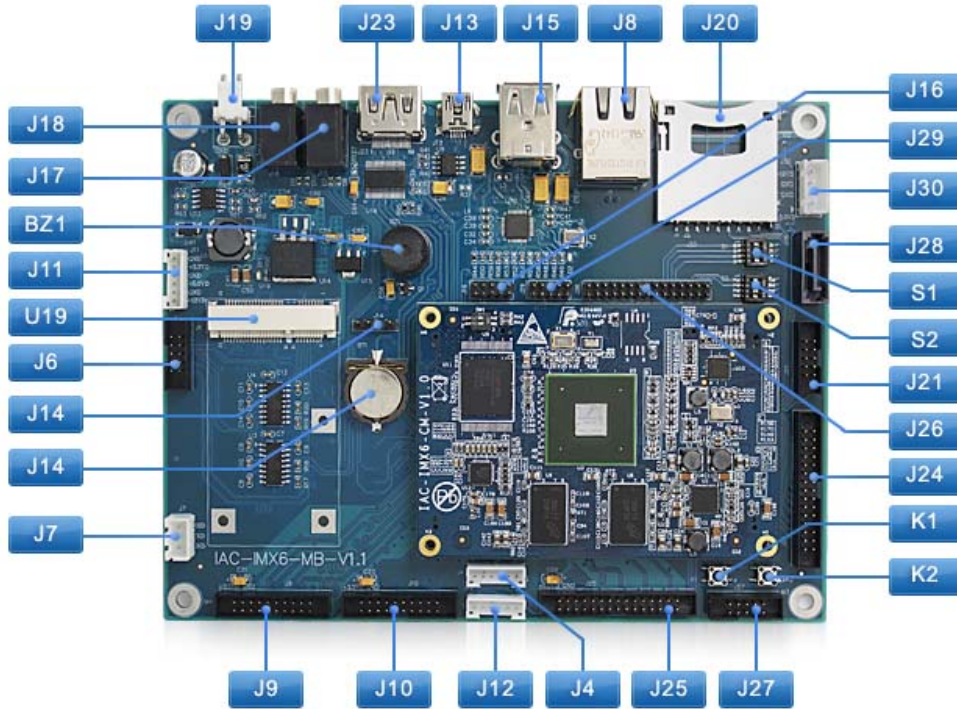
- ◆ 1x 20 位并行, MIPI-CSI2 (4 通道), 支持三路同时输入摄像头接口;
- ◆ 1 个集成 PHY 的 usb OTG, 一个集成 PHY 的 USB HOST, 2 个 HOST USB HSIC;
- ◆ 集成 1 个工业用千兆以太网 MAC(10/100/1000MHz);
- ◆ 集成 2 路 CAN, 每路可达 1Mbps, 支持 CAN2.0 协议;
- ◆ 多达 3 个 SD/MMC 4.4, 1 个 SDXC;
- ◆ 3 个 UART, 3 个 I2C, 4 个 PWM;
- ◆ 集成 EIM 接口, 1 通道 PCIe2.0 接口;
- ◆ 双 LVDS 接口最高支持 2048*1536 分辨率;
- ◆ 飞思卡尔 PF100 电源管理单元;
- ◆ 高可靠引导, 加密引擎, 随机数生成器和篡改检测。

2.2、主板资源

主板硬件资源	CPU	freescala i.MX6D 处理器, ARM® Cortex™-A9 内核, 主频高达 1.2GHz, 兼容单核、双核、四核
	RAM	DDR3 SDRAM, 4*256MB, 总共 1GB
	Flash	4GB EMMC
	网络	AR8035 网络芯片采用 RGMII 模式完美支持 10M/100M/1000M 网口自适应
	通讯接口	3 路 RS232 串口, 其中: 1 路为调试串口, 2 路 RS232 与 RS485 复用
		1 路 USB 高速 OTG, 4 路 USB HOST, 其中 1 路接入 MIN_PCIE 接口
		2 路 CAN 接口, 支持 CAN2.0 协议
	显示接口	1 路 10/100/1000Mbps 工业用以太网, 带有 ACT、LINK 指示灯
		CSI&DSI 接口
		2 路 LVDS 接口, 每路最高支持 1920x1200 分辨率
	音频接口	HDMI 接口, 支持 HDMI 1.4 接口规范
	输入接口	McASP 音频接口, 双声道音频输出, MIC 音频输入
	扩展接口	标准 I2C 电容屏接口
		MINI_PCIE 2.0 接口
		SIM 卡接口
存储接口	EIM 总线接口	
	1 路 SD 卡接口	
其他设备	1 路 SATA 硬盘接口, SATAII 标准, 速度高达 3.0Gbps	
电源输入	复位电路、看门狗电路、实时时钟、蜂鸣器、JTAG 接口	
		+12V 供电, 可支持+4.75V~+18V 宽范围电压供电

提供资料	开发工具	开发环境：虚拟机 VM9.0.2+ubuntu12.04.1
		应用层开发调试工具
		交叉编译器
		常用终端开发调试工具
	系统镜像	对应操作系统的镜像文件，支持多分辨率显示
	测试程序	接口应用 demo 测试程序以及测试程序源码
	源代码	Bootloader、kernel、文件系统源代码
	手册	开发板用户指导手册、开发板板器件手册
机械图	底板结构尺寸图	
电气特性	尺寸	核心板：86mm*60mm
		底板：160mm*125mm
	板层	核心板：8 层板高精度沉金工艺
		底板：4 层板高精度沉金工艺
	功耗	≤3W
	工作温度	-20℃ ~ +70℃（可根据用户需求定制使用工业级温宽器件）
工作湿度	5%到 95%，非凝结	

三、接口功能



图表 2

3.1、基本接口功用说明

标号	功能
J4	CAN 接口
J6	串口 4/5 接口(与 RS485 复用)
J7	调试串口
J8	千兆网络接口
J9	LVDS 显示接口(LVDS0)

J10	LVDS 显示接口(LVDS1)
J11	+12V/+5.0V/+3.3V 预留供电接口
J12	电容触摸屏接口(I2C&GPIO 接口)
J13	USB OTG 接口
J14	USB 接口, 可外接模块
J15	2 路标准 USB 接口
J16	2*4GPIO 接口
J17	MIC 音频输入接口
J18	音频输出接口
J19	+12V 供电接口
J20	标准 SD 卡接口
J21	SDIO 接口
J23	标准 HDMI 接口
J24	EIM 总线接口
J25	CSI&DSI 接口
J26	EIM 总线接口
J27	2*4GPIO 接口
J28	SATA 接口
J29	MLB 接口
J30	SATA 硬盘电源接口
U19	MINI_PCIE 接口

S1	拨码开关
S2	拨码开关
BT1	系统时钟供电(+3.0V)
BZ1	蜂鸣器
K1	复位按键
K2	ON/OFF 信号按键

3.2、跳线拨码设置

核心板拨码设置：SW1：BOOT MODE

拨码 1	拨码 2	BOOT MODE
0	0	BOOT FROM FUSE
0	1	SERIAL DOWNLOADER
1	0	INTERNAL BOOT
1	1	RESERVED

底板拨码设置：S1 和 S2 拨码开关选择 BOOT DEVICE

BOOT DEVICE	S1				S2			
	1	2	3	4	1	2	3	4
SD	X	0	1	0	0	1	0	1
EMMC	X	1	1	0	1	1	0	1

3.3、接口引脚定义

J1:

信号名	引脚	引脚	信号名
USB_H1_VBUS	1	2	USB_OTG_VBUS
USB_H1_DP	3	4	USB_OTG_DN
USB_H1_DN	5	6	USB_OTG_DP
GPIO_1	7	8	USB_OTG_ID
GPIO_2	9	10	GND
GPIO5_IO19	11	12	PCIE_CLK_N
GPIO5_IO21	13	14	PCIE_CLK_P
GPIO5_IO18	15	16	GND
GPIO5_IO20	17	18	PCIE_RXM
I2C1_SCL	19	20	PCIE_RXP
I2C1_SDA	21	22	GND
DBG_TXD	23	24	PCIE_TXM
DBG_RXD	25	26	PCIE_TXP
GPIO5_IO30	27	28	GND
GPIO5_IO31	29	30	HOTPLUG_DET
GPIO6_IO00	31	32	HDMI_CEC_IN
GPIO6_IO01	33	34	GND
GPIO6_IO02	35	36	HDMI_CLKM
GPIO6_IO03	37	38	HDMI_CLKP
GPIO6_IO04	39	40	GND
GPIO6_IO05	41	42	HDMI_D0M
GND	43	44	HDMI_D0P
MIC_INP	45	46	GND
MIC_INM	47	48	HDMI_D1M

LINE_INL	49	50	HDMI_D1P
LINE_INR	51	52	GND
HPLOUT	53	54	HDMI_D2M
HPROUT	55	56	HDMI_D2P
GND	57	58	GND
UART5_TXD	59	60	UART4_TXD
UART5_RXD	61	62	UART4_RXD
CAN2_TXD	63	64	CAN1_TXD
CAN2_RXD	65	66	CAN1_RXD
I2C3_SCL	67	68	I2C2_SCL
I2C3_SDA	69	70	I2C2_SDA
GND	71	72	GND
LVDS1_TXN0	73	74	LVDS0_TXN0
LVDS1_TXP0	75	76	LVDS0_TXP0
GND	77	78	GND
LVDS1_TXN1	79	80	LVDS0_TXN1
LVDS1_TXP1	81	82	LVDS0_TXP1
GND	83	84	GND
LVDS1_TXN2	85	86	LVDS0_TXN2
LVDS1_TXP2	87	88	LVDS0_TXP2
GND	89	90	GND
LVDS1_CLKN	91	92	LVDS0_CLKN
LVDS1_CLKP	93	94	LVDS0_CLKP
GND	95	96	GND
LVDS1_TXN3	97	98	LVDS0_TXN3
LVDS1_TXP3	99	100	LVDS0_TXP3

J2:

信号名	引脚	引脚	信号名
GND	1	2	GND
GMDN1	3	4	GMDP2
GMDP1	5	6	GMDN2
GND	7	8	GND
GMDN0	9	10	GMDP3
GMDP0	11	12	GMDN3
LED_LINK	13	14	LED_ACT
GND	15	16	GND
SATA_TXP	17	18	SD2_CLK
SATA_TXM	19	20	SD2_CMD
GND	21	22	SD2_DAT0
SATA_RXP	23	24	SD2_DAT1
SATA_RXM	25	26	SD2_DAT2
GND	27	28	SD2_DAT3
SD3_CLK	29	30	SD2_CMD
SD3_DAT0	31	32	SD2_DAT4
SD3_DAT1	33	34	SD2_DAT5
SD3_DAT2	35	36	SD2_DAT6
SD3_DAT3	37	38	SD2_DAT7
EIM_OEN	39	40	SYS_RSTN
EIM_WRN	41	42	EIM_LBA
EIM_CS1N	43	44	EIM_CS0N
EIM_D17	45	46	EIM_D16
EIM_D19	47	48	EIM_D18

EIM_D21	49	50	EIM_D20
EIM_D23	51	52	EIM_D22
EIM_D25	53	54	EIM_D24
EIM_D27	55	56	EIM_D26
EIM_D29	57	58	EIM_D28
EIM_D31	59	60	EIM_D30
EIM_WAIT	61	62	EIM_BCLK
EIM_AD14	63	64	EIM_AD13
GPIO4_IO16	65	66	EIM_AD15
GPIO4_IO19	67	68	GPIO4_IO18
GPIO4_IO17	69	70	GPIO4_IO20
GPIO4_IO22	71	72	GPIO4_IO21
GPIO4_IO24	73	74	GPIO4_IO23
GPIO4_IO26	75	76	GPIO4_IO25
GPIO4_IO28	77	78	GPIO4_IO27
GPIO4_IO30	79	80	GPIO4_IO29
GPIO5_IO05	81	82	GPIO4_IO31
GPIO5_IO07	83	84	GPIO5_IO06
GPIO5_IO09	85	86	GPIO5_IO08
GPIO5_IO11	87	88	GPIO5_IO10
TSC_YP	89	90	TSC_XP
TSC_YM	91	92	TSC_XM
+5.0VD	93	94	+5.0VD
+5.0VD	95	96	+5.0VD
+5.0VD	97	98	+5.0VD
+5.0VD	99	100	+5.0VD

J3:

信号名	引脚	引脚	信号名
GND	1	2	GND
DSI_CLK0M	3	4	JTAG_TCK
DSI_CLK0P	5	6	JTAG_TMS
GND	7	8	JTAG_TDI
DSI_D0M	9	10	JTAG_TDO
DSI_D0P	11	12	JTAG_TRSTN
GND	13	14	GND
DSI_D1M	15	16	NC
DSI_D1P	17	18	GND
GND	19	20	GPIO_4
CSI_D0M	21	22	GPIO_7
CSI_D0P	23	24	GPIO_8
GND	25	26	GPIO_9
CSI_D1M	27	28	GND
CSI_D1P	29	30	GPIO_16
GND	31	32	GPIO_17
CSI_D2M	33	34	GPIO_18
CSI_D2P	35	36	GPIO_19
GND	37	38	GND
CSI_D3M	39	40	NC
CSI_D3P	41	42	NC
GND	43	44	ON/OFF

CSI_CLK0M	45	46	NC
CSI_CLK0P	47	48	NC
GND	49	50	NC
GND	51	52	NC
MLB_SP	53	54	NC
MLB_SN	55	56	NC
GND	57	58	NC
MLB_DP	59	60	NC
MLB_DN	61	62	NC
GND	63	64	NC
MLB_CP	65	66	NC
MLB_CN	67	68	NC
GND	69	70	NC
NC	71	72	NC
GND	73	74	GND
CSI1_D13	75	76	CSI1_PCLK
CSI1_D15	77	78	CSI1_D12
CSI1_D17	79	80	CSI1_D14
CSI1_D19	81	82	CSI1_D16
CSI1_D11	83	84	CSI1_D18
CSI1_D9	85	86	CSI1_D10
CSI1_D7	87	88	CSI1_D8
CSI1_D5	89	90	CSI1_D6
CSI1_D3	91	92	CSI1_D4
CSI1_D1	93	94	CSI1_D2
CSI1_DEN	95	96	CSI1_D0

CSI1_VS	97	98	CSI1_HS
GND	99	100	GND

J4:CAN 接口

引脚	信号名
1	CANH1
2	CANL1
3	CANH2
4	CANL2
5	GND_CAN
6	GND_CAN

J6:串口 4/5 接口

信号名	引脚	引脚	信号名
J_RXD4	1	2	J_TXD4
J_RXD5	3	4	J_TXD5
GND	5	6	GND
J_485A4	7	8	J_485B4
J_485A5	9	10	J_485B5

J7:调试串口

引脚	信号名
1	J_DRXD
2	J_DTXD
3	GND

J9:LVDS 显示接口(LVDS0)

信号名	引脚	引脚	信号名
+3.3VD	1	2	+3.3VD
GND	3	4	GND
LVDS0_TXN0	5	6	LVDS0_TXP0
GND	7	8	GND
LVDS0_TXN1	9	10	LVDS0_TXP1
LVDS0_TXN2	11	12	LVDS0_TXP2
GND	13	14	GND
LVDS0_CLKN	15	16	LVDS0_CLKP
LVDS0_TXN3	17	18	LVDS0_TXP3
GPIO4_IO18	19	20	GPIO4_IO20

J10:LVDS 显示接口(LVDS1)

信号名	引脚	引脚	信号名
+3.3VD	1	2	+3.3VD
GND	3	4	GND
LVDS1_TXN0	5	6	LVDS1_TXP0
GND	7	8	GND
LVDS1_TXN1	9	10	LVDS1_TXP1
LVDS1_TXN2	11	12	LVDS1_TXP2
GND	13	14	GND
LVDS1_CLKN	15	16	LVDS1_CLKP
LVDS1_TXN3	17	18	LVDS1_TXP3
GPIO4_IO21	19	20	GPIO4_IO23

J11:预留供电接口

引脚	信号名
----	-----

1	+12.0VD
2	GND
3	+5.0VD
4	GND
5	+3.3VD
6	GND

J12:电容触摸屏接口

引脚	信号名
1	+3.3VD
2	GND
3	I2C3_SDA
4	I2C3_SCL
5	GPIO4_IO25
6	GPIO4_IO27

J14:USB 接口

引脚	信号名
1	GND
2	USBDN_DM4
3	USBDN_DP4
4	+3.3VD

J16:2*4GPIO 接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	GND
GPIO_4	3	4	GPIO_7
GPIO_8	5	6	GPIO_9

GPIO_16	7	8	GPIO_17
GPIO_18	9	10	GPIO_19

J21:SDIO 接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	GND
SYS_RSTN	3	4	SD2_DAT0
SD2_DAT3	5	6	SD2_CMD
SD2_DAT2	7	8	SD2_CLK
SD2_DAT1	9	10	NC

J23:标准 HDMI 接口

引脚	信号名
1	HDMS_D2P
2	GND
3	HDMS_D2M
4	HDMS_D1P
5	GND
6	HDMS_D1M
7	HDMS_D0P
8	GND
9	HDMS_D0M
10	HDMS_CLKP
11	GND
12	HDMS_CLKM
13	HDMS_CEC_OUT
14	NC

15	DDC_CLK
16	DDC_DAT
17	GND
18	HDMI_5V
19	HP_DET

J24:EIM 总线接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	+3.3VD
EIM_AD15	3	4	EIM_AD14
EIM_AD13	5	6	EIM_WAIT
EIM_BCLK	7	8	EIM_D31
EIM_D30	9	10	EIM_D29
EIM_D28	11	12	EIM_D27
EIM_D26	13	14	EIM_D25
EIM_D24	15	16	EIM_D23
EIM_D22	17	18	EIM_D21
EIM_D20	19	20	EIM_D19
EIM_D18	21	22	EIM_D17
EIM_D16	23	24	EIM_CS1N
EIM_CS0N	25	26	EIM_WRN
EIM_LBA	27	28	EIM_OEN
GND	29	30	GND

J25:CSI&DSI 接口

信号名	引脚	引脚	信号名
CSI_D0M	1	2	+5.0VD

CSI_D0P	3	4	+5.0VD
GND	5	6	I2C2_SDA
CSI_D1M	7	8	I2C2_SCL
CSI_D1P	9	10	GPIO4_IO16
GND	11	12	GPIO4_IO19
CSI_D2M	13	14	GPIO4_IO17
CSI_D2P	15	16	DSI_D0M
GND	17	18	DSI_D0P
CSI_D3M	19	20	GND
CSI_D3P	21	22	DSI_CLK0M
GND	23	24	DSI_CLK0P
CSI_CLK0M	25	26	GND
CSI_CLK0P	27	28	DSI_D1M
GND	29	30	DSI_D1P

J26:EIM 总线接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	+3.3VD
+3.3VD	3	4	+3.3VD
CSI1_PCLK	5	6	CSI1_D13
CSI1_D12	7	8	CSI1_D15
CSI1_D14	9	10	CSI1_D17
CSI1_D16	11	12	CSI1_D19
CSI1_D18	13	14	CSI1_D11
CSI1_D10	15	16	CSI1_D9
CSI1_D8	17	18	CSI1_D7

CSI1_D6	19	20	CSI1_D5
CSI1_D4	21	22	CSI1_D3
CSI1_D2	23	24	CSI1_D1
CSI1_D0	25	26	CSI1_DEN
CSI1_HS	27	28	CSI1_VS
GND	29	30	GND

J27:2*4GPIO 接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	GND
GPIO4_IO24	3	4	GPIO4_IO26
GPIO4_IO28	5	6	GPIO4_IO30
GPIO5_IO05	7	8	GPIO5_IO07
GPIO5_IO09	9	10	GPIO5_IO11

J28:SATA 接口

引脚	信号名
1	GND
2	SATA_TXP
3	SATA_TXM
4	GND
5	SATA_RXM
6	SATA_RXP
7	GND
8	GND_SATA
9	GND_SATA

J29:MLB 接口

信号名	引脚	引脚	信号名
+3.3VD	1	2	+3.3VD
MLB_SP	3	4	MLB_SN
MLB_DP	5	6	MLB_DN
MLB_CP	7	8	MLB_CN
GND	9	10	GND

J30:SATA 电源接口

引脚	信号名
1	+5.0VD
2	GND
3	GND
4	+12.0VD

U19:MINI_PCIE 接口

信号名	引脚	引脚	信号名
预留	1	2	PCIE_3V3
预留	3	4	GND
预留	5	6	PCIE_1V5
预留	7	8	UIM_PWR
GND	9	10	UIM_DATA
PCIE_CLK1_N	11	12	UIM_CLK
PCIE_CLK1_P	13	14	UIM_RESET
GND	15	16	UIM_VPP
预留	17	18	GND
预留	19	20	GPIO5_IO19
GND	21	22	GPIO5_IO21

PCIE_RXM	23	24	PCIE_3V3
PCIE_RXP	25	26	GND
GND	27	28	PCIE_1V5
GND	29	30	I2C2_SCL
PCIE_TXM	31	32	I2C2_SDA
PCIE_TXP	33	34	GND
预留	35	36	USBDN_DM3
预留	37	38	USBDN_DP3
预留	39	40	GND
预留	41	42	LED_WWAN
预留	43	44	LED_WLAN
预留	45	46	LED_WPAN
预留	47	48	PCIE_1V5
预留	49	50	GND
预留	51	52	PCIE_3V3

U20:SIM 卡接口

信号名	引脚	引脚	信号名
UIM_PWR	1	4	GND
UIM_RESET	2	5	UIM_VPP
UIM_CLK	3	6	UIM_DATA

四、主板性能说明

后续完善!

五、尺寸结构图

六、软件描述

IAC-IMX6-Kit 提供的软件支持主要包括 Linux /Android。

在《IAC-IMX6-Kit Linux 用户手册》中，详细介绍了 IAC-IMX6-Kit 开发板提供的 Linux 开发环境的建立和使用，更详细内容请参考相关文档。

在《IAC-IMX6-Kit Android 用户手册》中，详细介绍了 IAC-IMX6-Kit 开发板提供的 Android 开发环境的建立和使用，更详细内容请参考相关文档。

七、附注

- 1、在连接 LCD 前，请先确认您的 LCD 模块电源规格；
- 2、请使用公司原配的接插附件，以免误解造成主板的伤害；
- 3、我公司承诺，对本公司产品提供 E-mail，电话等通讯技术支持服务，终身维修服务；
- 4、我公司承诺，对本公司产品提供自售之日起 6 个月内免费维修服务，若用户在使用本公司产品期间，由于产品的质量问题的出现故障，可在保修期内凭购买单据与销售商或我公司联系，我公司负责为您维修产品或更换新机。
- 5、为下列情况之一的产品，不实行免费保修：
 - 超过保修服务期；
 - 无有效购买单据；
 - 进液、受潮或发霉；
 - 由于购买后跌落、强烈震动或擅自改动、误操作等非产品质量原因引起的故障和损坏；
 - 因为不可抗力造成损坏。
- 6、我公司保留所有 IAC-IMX6-Kit 产品中自主开发的相关软、硬件技术资料的知识产权；用户仅能讲它们作为教学、实验、科研使用，不得从事任何商业用途，也不能将它们在网络上散发，或者通过截取、修改等方式来篡改它们的著作权。
- 7、本产品接受客户批量订购，公司将提供全方面的技术支持和服务。

杭州启扬智能科技有限公司

电话：0571-87858811 / 87858822

传真：0571-89935912

支持：0571-89935913

E-MAIL: supports@qiyangtech.com

网址： <http://www.qiytech.com>

地址：杭州市西湖区西湖科技园西园 1 路 8 号 3A 幢 5F 楼

邮编：310013