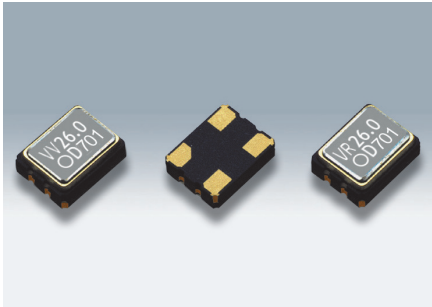


表面贴装压控晶体振荡器

DSV321SV/DSV321SR



- 优点
 - 3225尺寸、厚度1.1mm、小型SMD-VCXO
 - 虽然小型但确保充足的可变量, 频率发生线性变化的模拟类型VCXO
 - 低消耗电流
- 用途
 - DVD、数字TV、STB、基干传输用



■ 一般规格

实际尺寸

项目	型号	符号	DSV321SV		DSV321SR
输出频率范围		fo	13.5~54MHz	6.75~90MHz	13.5~54MHz
电源电压		Vcc	+2.8V±0.28V	+3.3V±0.33V	+1.8V±0.18V
频率控制电压		Vcont	+1.4V±1.4V	+1.65V±1.65V	+0.9V±0.9V
保存温度范围		T_stg	-40~+85°C		
运行温度范围		T_use	-10~+70°C / -30~+85°C		
频率公差 (含常温偏差)		f_tol	±40 × 10 ⁻⁶ max.		
频率可变范围		f_cont	±125 × 10 ⁻⁶ min./±100 × 10 ⁻⁶ min. [Positive Slope]		±100 × 10 ⁻⁶ min. [Positive Slope]
消耗电流		lcc	3mA max. (13.5MHz ≤ fo ≤ 40MHz)	5mA max. (6.75MHz ≤ fo ≤ 40MHz)	2mA max. (13.5MHz ≤ fo ≤ 36MHz)
			5mA max. (40MHz < fo ≤ 54MHz) [No Load]	8mA max. (40MHz < fo ≤ 54MHz) 12mA max. (54MHz < fo ≤ 90MHz) [No Load]	
输出负载		L_cmos	15pF		
波形对称		SYM	40~60% [50% Vcc Level]		
0电平电压		VoL	Vcc × 0.1 max.		
1电平电压		VoH	Vcc × 0.9 min.		
上升时间		tr, tf	10ns max. (13.5MHz ≤ fo ≤ 40MHz)	10ns max. (6.75MHz ≤ fo ≤ 40MHz)	10ns max. (13.5MHz ≤ fo ≤ 40MHz)
			6ns max. (40MHz < fo ≤ 54MHz) [10~90% Vcc Level]	6ns max. (40MHz < fo ≤ 54MHz) 4ns max. (54MHz < fo ≤ 90MHz) [10~90% Vcc Level]	
周期抖动(1)		tRMS	2.4ps typ. (σ)		3.5ps typ. (σ)
			tp-p	22ps typ. (Peak to peak)	
总抖动(1)		tTL	33ps typ. [tDJ + n × tRJ n=14.1 (BER=1 × 10 ⁻¹²) (2)]		49ps typ. [tDJ + n × tRJ n=14.1 (BER=1 × 10 ⁻¹²) (2)]
相位抖动		tpj	1ps max. (10MHz ≤ fo < 40MHz, fo offset: 12kHz~5MHz, fo ≥ 40MHz, fo offset: 12kHz~20MHz)		1.5ps max. (fo < 40MHz, fo offset: 12kHz~5MHz, fo ≥ 40MHz, fo offset: 12kHz~20MHz)
包装单位		-	2000pcs./reel (φ 180)		

(1) 通过WAVECREST DTS-2075测量。

有关其他规格或者特殊规格请咨询营业部门。

(2) tDJ: Deterministic jitter tRJ: Random jitter

[mm]

