



5V输入PFM升压型2节/3节串联锂电池充电控制电路

概述

PL7300是一款工作于5V的 PFM 升压型 2节/3节串联锂电池充电控制电路。PL7300采用恒流和恒压模式对电池进行充电管理，内部集成有基准电压源，电感电流检测单元，电池电压检测电路和外部 MOS 器件驱动电路等。

PL7300支持外接引脚来选择设置2串或3串锂电池充电。

PL7300可以自适应适配器的电流供应能力，确保输入适配器不会出现过载现象，所以适用于各种直流设备以及标准的USB充电设备。

PL7300集成了均衡充电电路，可在充电时实时检测每节电池的电压，当检测到任意一节电池电压达到了均衡开启电压，就会开启均衡功能充电。

PL7300采用小型化的QFN3x3-16L封装，节省PCB面积。

最大额定值

- VIN、CSN、BATA、BATB、CE：-0.3V~12V
- BAT：-0.3V~18V
- 其它：-0.3V~VIN+0.3V
- 最大结温：150℃
- 工作环境温度范围：-40℃~85℃
- 贮存温度范围：-65℃~150℃
- 引脚温度（焊接时间10秒）：260℃

特性

- 支持2节/3节串联锂电池升压充电控制电路。
- 电感电流检测
- 自动再充电功能
- 支持外接引脚来设置2串或3串锂电池充电
- 输入电流自动识别，适配器自适应
- 集成了均衡充电电路，可在充电时检测每节电池的电压，保证电池电压的均衡
- 高达1MHz开关频率
- 当电池电压低于输入电压或者电池短路时以较小电流充电
- 充电状态双灯指示
- 芯片始能控制
- 采用小型化的QFN3x3-16L封装

应用

- 移动电话
- 平板电脑
- 蓝牙音箱
- 数码相机
- 移动电源
- GPS
- 便携式设备、各种充电器



充电电流与电池电压关系图

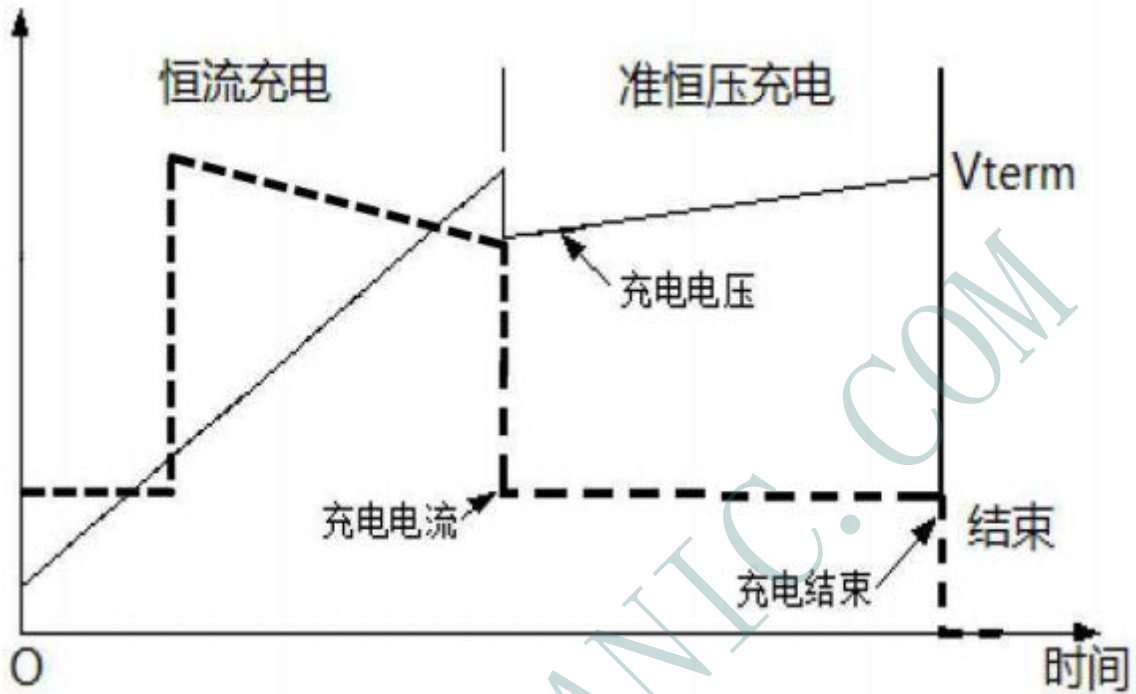
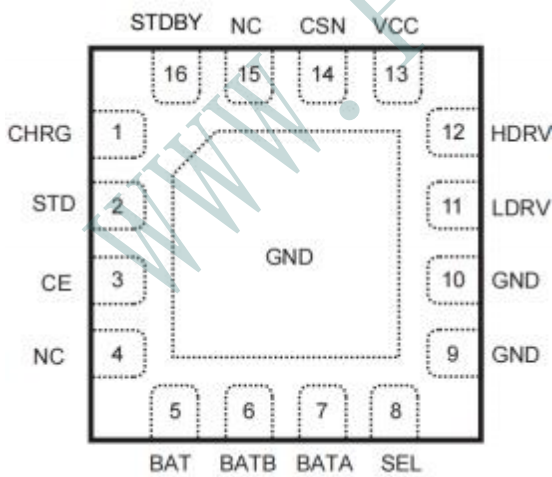


图 1



型号
PL7300QFN3x3- 16L
器件标记
FCOO XXXX
XXXX 日期代码

图 2 引脚图

2节电池典型应用

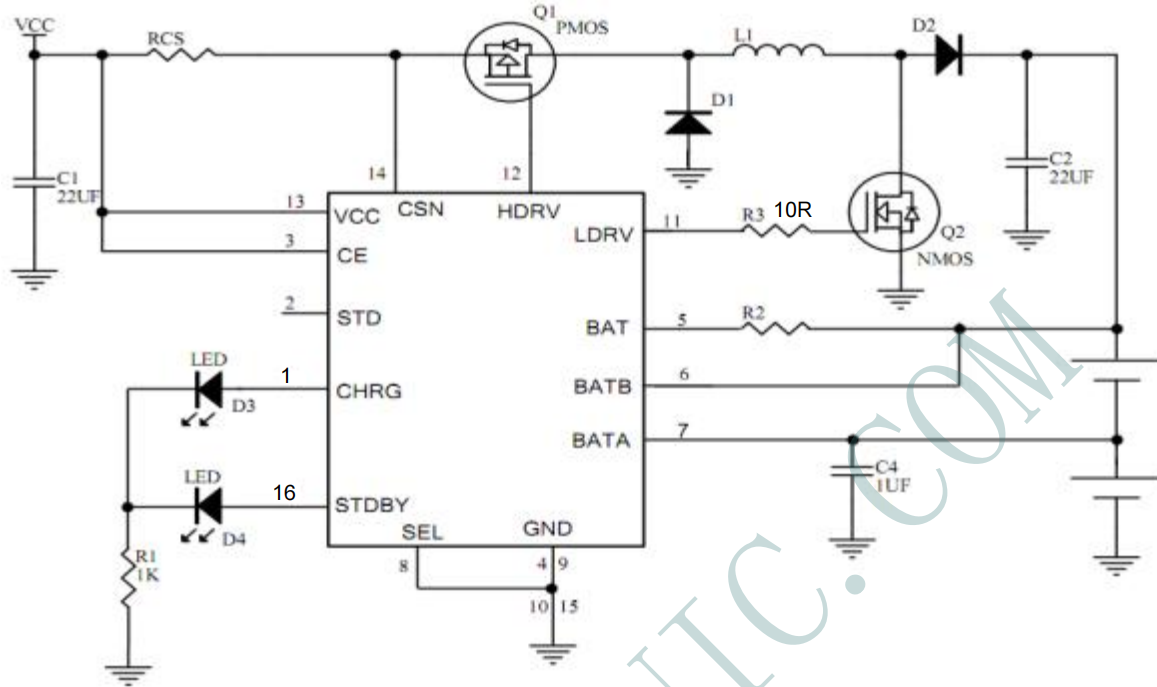


图 3 2节电池均衡充电应用图

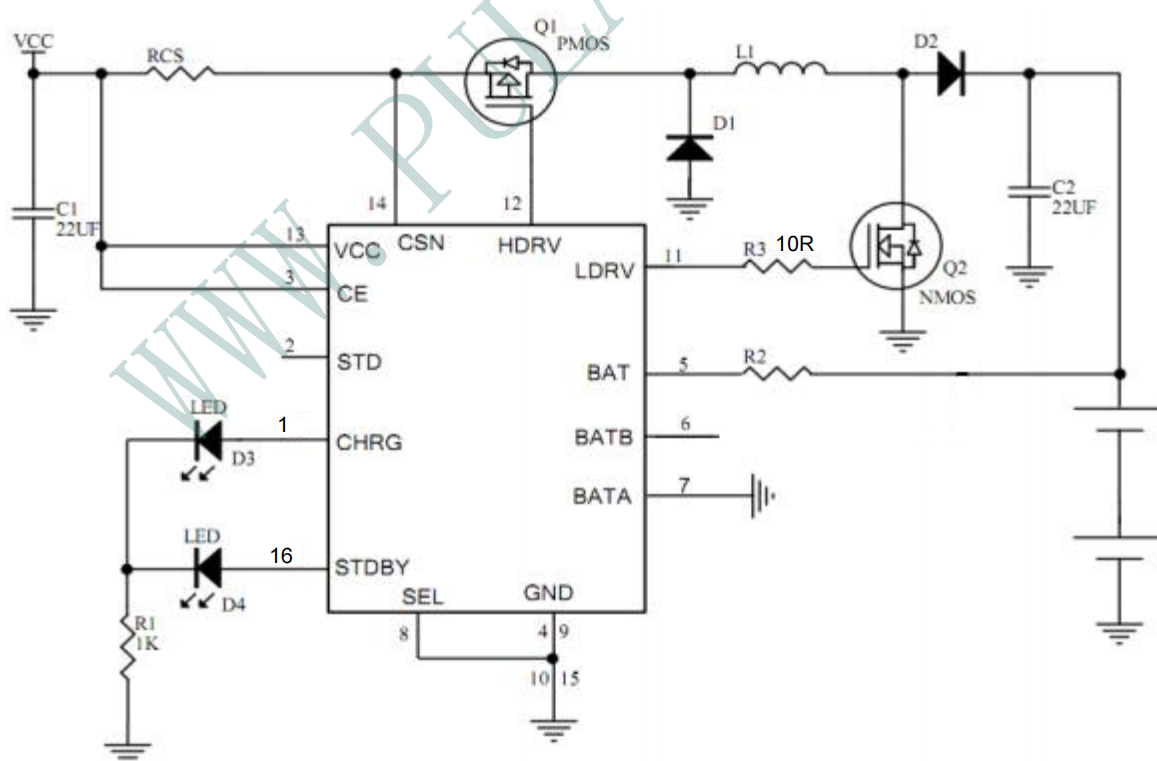


图 4 2节电池不用均衡充电应用图

3节电池典型应用

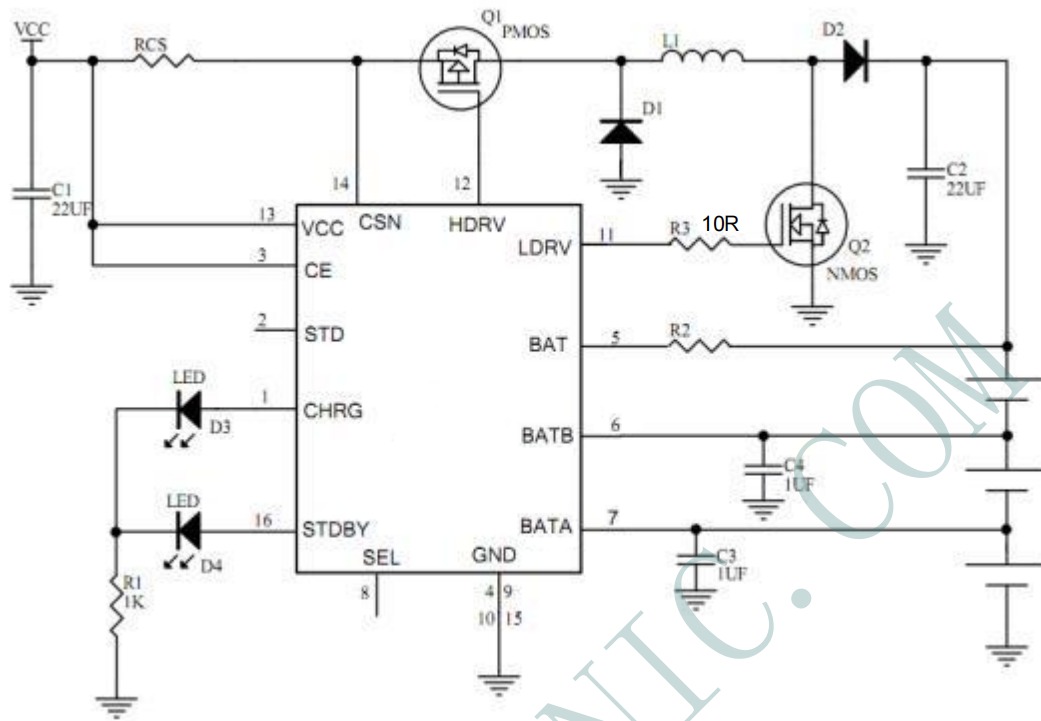


图 5 3节电池均衡充电应用图

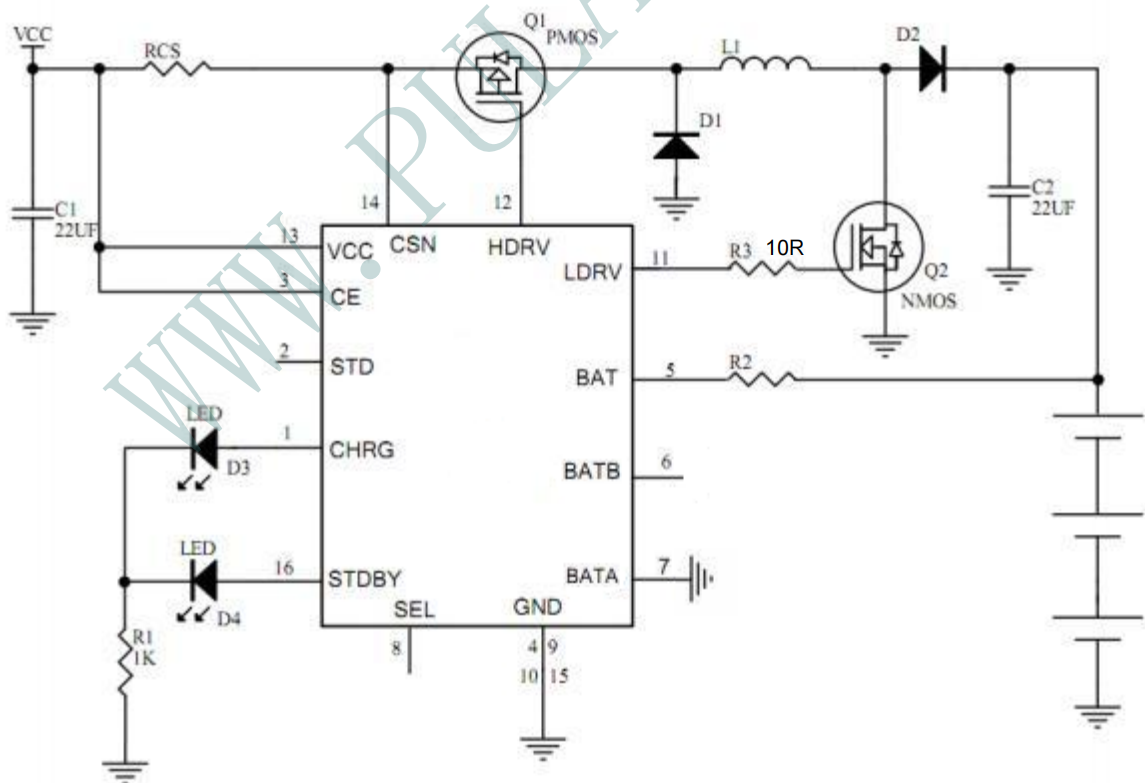


图 6 3节电池不用均衡充电应用图



引脚说明

CHRG (引脚1): 充电状态指示端。

当电池充电时，CHRG 管脚为高电平，表示充电状态，在充电完成时 CHRG 管脚处于低电平。

STD (引脚2): 芯片内部测试管脚。

此管脚不需要连接电路，把该管脚悬空即可。

CE (引脚3): 芯片使能输入端。

高输入电平将使 PL7300处于正常工作状态，低输入电平将使 PL7300处于被禁止充电状态。CE管脚可以被TTL电平或者CMOS 电平驱动。

NC (引脚4、15): 内部没有连接电路。

Layout 时此管脚需要与 GND 连接。

BAT (引脚5): 电池电压反馈输入端。

此管脚直接连接到电池正极以检测电池电压。在电池正极和芯片 BAT管脚加一个电阻可以将电池端充电终止电压向上调整，充电终止电压应向上调整的幅度不宜超过0.3V。

电池端充电终止电压典型值由下式决定：

$$2\text{节: } V_{\text{bat}} = 8.4 + (0.007 \times R2) \quad (\text{V})$$

$$3\text{节: } V_{\text{bat}} = 12.6 + (0.01 \times R2) \quad (\text{V}) \quad (\text{R2单位为K})$$

(注意：3节使用了调电压功能后，均衡充电功能就无法使用了)

BATB (引脚6): 均衡功能中间电池电压检测端。

充电均衡功能，中间电池电压检测脚。未使用该功能时该脚NC。

BATA (引脚7): 均衡功能中间电池电压检测端。

充电均衡功能，中间电池电压检测脚，未使用该功能时该脚接 GND。

SEL (引脚8): 电池组充电选择控制端。

选择设置 2 串或 3串锂电池充电，该脚接地选择 2 串充电，该脚悬空选择 3 串充电。

GND (引脚9、10): 电源地。

输入电源地和电池的负极。

LDRV (引脚11): 外部N沟道功率管驱动端。

连接到外部N沟道场效应晶体管(MOSFET)的栅极。

HDRV (引脚12): 外部P沟道功率管驱动端。

连接到外部P沟道场效应晶体管(MOSFET)的栅极。

VCC (引脚13): 电源正极输入端。

电源输入，内部集成有欠压保护功能。



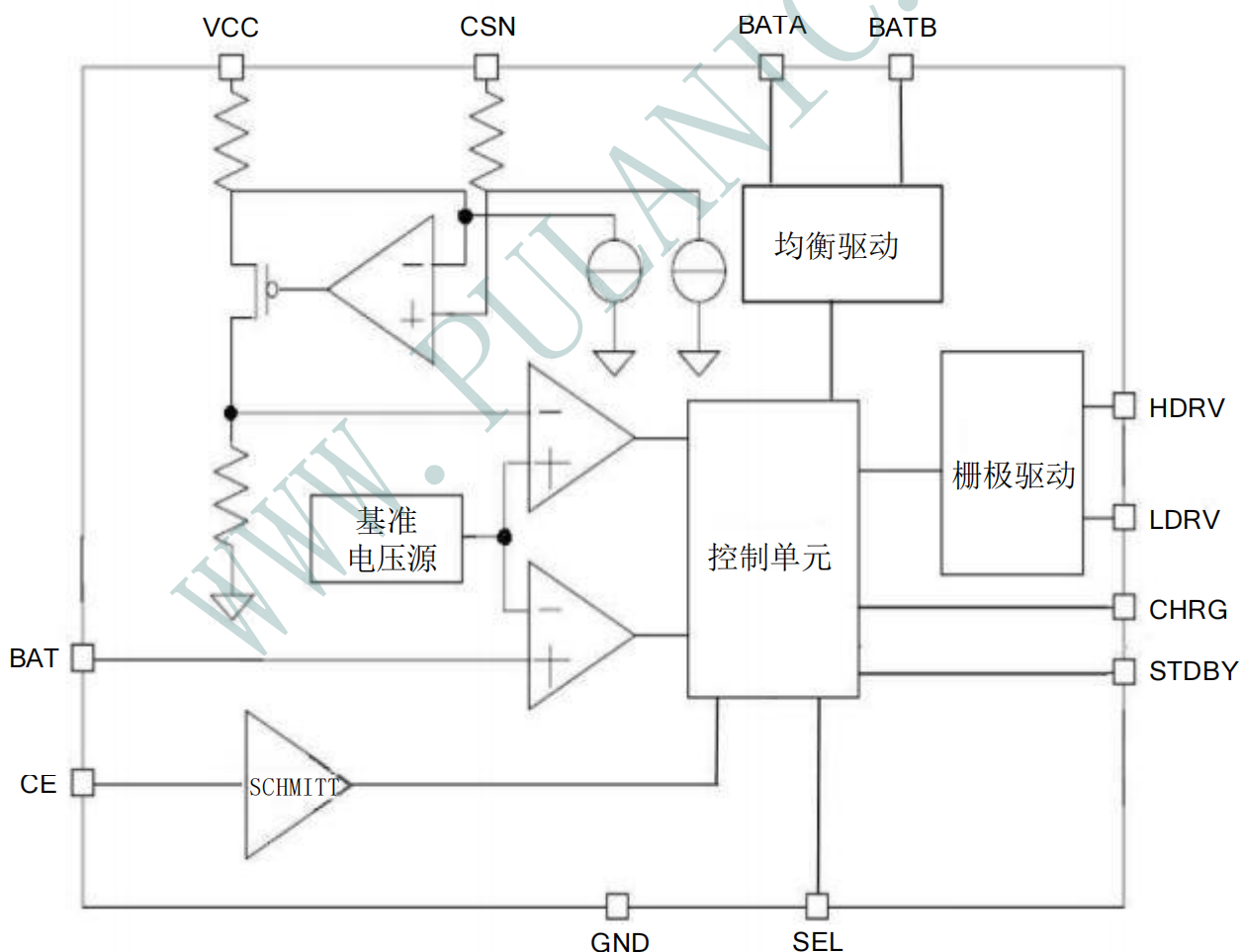
CSN (引脚14): 充电电流控制端。

在VCC管脚与CSN管脚之间接一个电流检测电阻 R_{CS} ，用以检测充电电流。

STDBY (引脚16): 充电完成指示端。

当电池充电完成时 STDBY 管脚为高电平，表示充电完成状态，在充电时STDBY 管脚处低电平。

功能框图





2节电气参数

(VIN=5V, TA=-40°C to +85°C, 典型值在 TA=+25°C 时测得, 除非另有说明。)

参数	符号	测试条件	最小	典型	最大	单位	
输入电压范围	VCC		3.0		6.5	V	
工作电流	IVCC	V _{BAT} =8.6V, No Switching	200	280	360	μA	
关断电流	I _{off}	CE管脚低电平		0	2	μA	
开关频率	f _{sw}		200		1000	KHz	
电感电流检测比较器							
检测电压高端阈值	V _{CSHI}	恒流	(VCC-V _{CSN}) 从0V上升, 直到 V _{LDRV} < 0.5V	95	110	125	mV
		准恒压		16		31	
CSN管脚输入电流	I _{CSN}				15	μA	
BAT管脚							
BAT管脚充电终止阈值	V _{BAT}	BAT管脚电压上升	8.32	8.4	8.48	V	
BAT管脚再充电阈值	V _{RECHRG}	BAT管脚电压下降	7.97	8.095	8.22	V	
BAT管脚电流	I _{BAT}	VCC=0V, V _{BAT} =8.4V	5		14	μA	
均衡开启							
引脚开启电压	V _{CBON}	2串任意一节电池电压相差	50		70	mV	
引脚输出电流	I _{CBON}				100	mA	
LDRV管脚							
LDRV管脚输出电流		V _{CSN} = VCC, V _{DRV} = 0.5 × VCC		0.65		A	
LDRV管脚下拉电流		V _{CSN} = VCC - 0.2V, V _{LDRV} = 0.5 × VCC		0.65		A	
LDRV输出高电平	V _{OH}	I _{LDRV} = 5mA	VCC - 0.3			V	
LDRV输出低电平	V _{OL}	I _{LDRV} = -5mA			0.3	V	
HDRV管脚							
HDRV管脚输出电流		V _{CSN} = VCC, V _{DRV} = 0.5 × VCC		0.8		A	
HDRV管脚下拉电流		V _{CSN} = VCC - 0.2V, V _{HDRV} = 0.5 × VCC		0.8		A	
HDRV输出高电平	V _{OH}	I _{HDRV} = 5mA	VCC - 0.3			V	
HDRV输出低电平	V _{OL}	I _{HDRV} = -5mA			0.3	V	
CE管脚							
输入低电平	V _{CEL}	CE电压下降			0.7	V	
输入高电平	V _{CEH}	CE电压上升	2.2			V	
CHRG管脚							
引脚输出高电平	ICHRG	V _{CHRG} =5V, 充电模式		10		mA	
STDBY管脚							
引脚输出高电平	ISTDBY	V _{STDBY} =5V, 结束模式		10		mA	



3 节电气参数

(VIN=5V, TA=-40°C to +85°C, 典型值在 TA=+25°C 时测得, 除非另有说明。)

参数	符号	测试条件	最小	典型	最大	单位	
输入电压范围	VCC		3.0		6.5	V	
工作电流	IVCC	V _{BAT} =12.9V, No Switching	200	280	360	μA	
关断电流	I _{off}	CE管脚低电平		0	2	μA	
开关频率	f _{SW}		200		1000	KHz	
电感电流检测比较器							
检测电压高端阈值	V _{CSN}	恒流	(VCC-V _{CSN}) 从0V上升, 直到 V _{LDRV} < 0.5V	95	110	125	mV
		准恒压		21		41	
CSN管脚输入电流	I _{CSN}				15	μA	
BAT管脚							
BAT管脚充电终止阈值	V _{BAT}	BAT管脚电压上升	12.474	12.6	12.726	V	
BAT管脚再充电阈值	V _{RECHRG}	BAT管脚电压下降	11.94	12.14	12.34	V	
BAT管脚电流	I _{BAT}	VCC=0V, V _{BAT} =12.6V	5		20	μA	
均衡开启							
引脚开启电压	V _{CBON}	3串任意一节电池电压相差	50		70	mV	
引脚输出电流	I _{CBON}				100	mA	
LDRV管脚							
LDRV管脚输出电流		V _{CSN} =VCC, V _{DRV} =0.5×VCC		0.65		A	
LDRV管脚下拉电流		V _{CSN} =VCC-0.2V, V _{LDRV} =0.5×VCC		0.65		A	
LDRV输出高电平	V _{OH}	I _{LDRV} =5mA	VCC-0.3			V	
LDRV输出低电平	V _{OL}	I _{LDRV} =-5mA			0.3	V	
HDRV管脚							
HDRV管脚输出电流		V _{CSN} =VCC, V _{DRV} =0.5×VCC		0.8		A	
HDRV管脚下拉电流		V _{CSN} =VCC-0.2V, V _{HDRV} =0.5×VCC		0.8		A	
HDRV输出高电平	V _{OH}	I _{HDRV} =5mA	VCC-0.3			V	
HDRV输出低电平	V _{OL}	I _{HDRV} =-5mA			0.3	V	
CE管脚							
输入低电平	V _{CEL}	CE电压下降			0.7	V	
输入高电平	V _{CEH}	CE电压上升	2.2			V	
CHRG管脚							
引脚输出高电平	ICHRG	VCHRG=5V, 充电模式		10		mA	
STDBY管脚							
引脚输出高电平	ISTDBY	VSTDBY=5V, 结束模式		10		mA	

工作原理

PL7300是一款工作于5V的 PFM 升压型 2节和 3节串联锂电池充电控制电路。它是采用开关型升压转换器，对串联型 2节或 3节电池进行涓流、恒流和恒压充电。充电电流可以用外部电阻编程设定。

内部集成有基准电压源，电感电流检测单元，电池电压检测电路，输出短路保护电路，控制单元和片外场效应晶体管驱动电路等。

当接通输入电源后，芯片进入充电状态，当 BAT 管脚电压第一次达到 V_{BAT} （典型值）时，经过抖动延时，芯片进入恒压充电状态，输入电流降低到恒流时的 30% 左右，所以充电电流也降低。当电池电压第二次达到 V_{BAT} （典型值）后，充电过程结束。

当电池电压下降到再充电阈值 V_{RECHRG} （典型值）时，芯片再次进入充电状态，如此循环。

PL7300具有自适应的适配器匹配功能，当检测到输入电压被拉低到一定值时，芯片会进入自适应保护状态，此时充电电流会降低，使输出电压维持在设定的允许值之上，保护适配器输出。

充电均衡功能

PL7300集成了2串和 3串锂电池充电均衡功能。未使用均衡功能时，2串相关引脚 BATA 接地，BATB 连接到 BAT，3串相关引脚 BATA 接地，BATB 悬空即可。（参考典型应用电路图）

在充电过程中，PL7300实时检测每节电池电压，当检测到任意一节电池电压达到均衡开启电压 V_{CBON} 就会开启芯片内部对应的均衡 MOS，降低高电压那节电池的充电电流，增加低电压那节电池的充电电流。均衡电流芯片内部已设置为最大 120mA，不需要外部设置了。

充电状态指示

PL7300包含两个高低电平输出的状态指示端，充电状态指示端 CHRG 和充满电状态指示端 STDBY。当充电器处于充电状态时，CHRG 输出高电平，在其它状态，CHRG 处于低电平。

充电状态	CHRG	STDBY
充电	高电平	低电平
电池充满	低电平	高电平
电池未接	低电平	高电平
CE 接地	低电平	低电平

充电电流设定

2串电池充电：

在应用电路中，PL7300通过连接在VCC和CSN管脚之间的电流检测电阻 R_{CS} 设置电流。因此充电电流可通过下面的式子设定：

$$I_{BAT} = 110mV / R_{CS} / 1.6$$

I_{BAT} 单位是毫安 (mA)

R_{CS} 单位是欧姆 (Ω)

3串电池充电：

在应用电路中，PL7300通过连接在VCC和CSN管脚之间的电流检测电阻 R_{CS} 设置电流。因此充电电流可通过下面的式子设定：

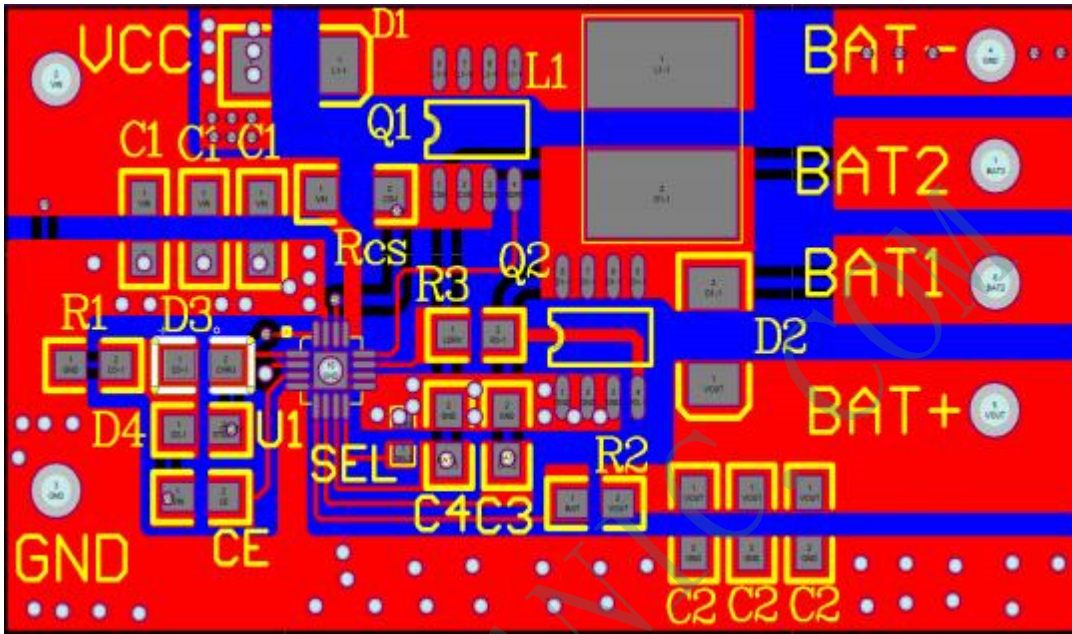
$$I_{BAT} = 110mV / R_{CS} / 2$$

I_{BAT} 单位是毫安 (mA)

R_{CS} 单位是欧姆 (Ω)

设计PCB注意事项

对于主路电流和电源到地的路径，使用宽且短的线。输入和输出电容应尽可能的靠近芯片放置。地线要尽量宽，尽可能地将地端靠近芯片放置。电流检测电阻 R_{cs} 要尽量靠近输入电源的滤波电容。

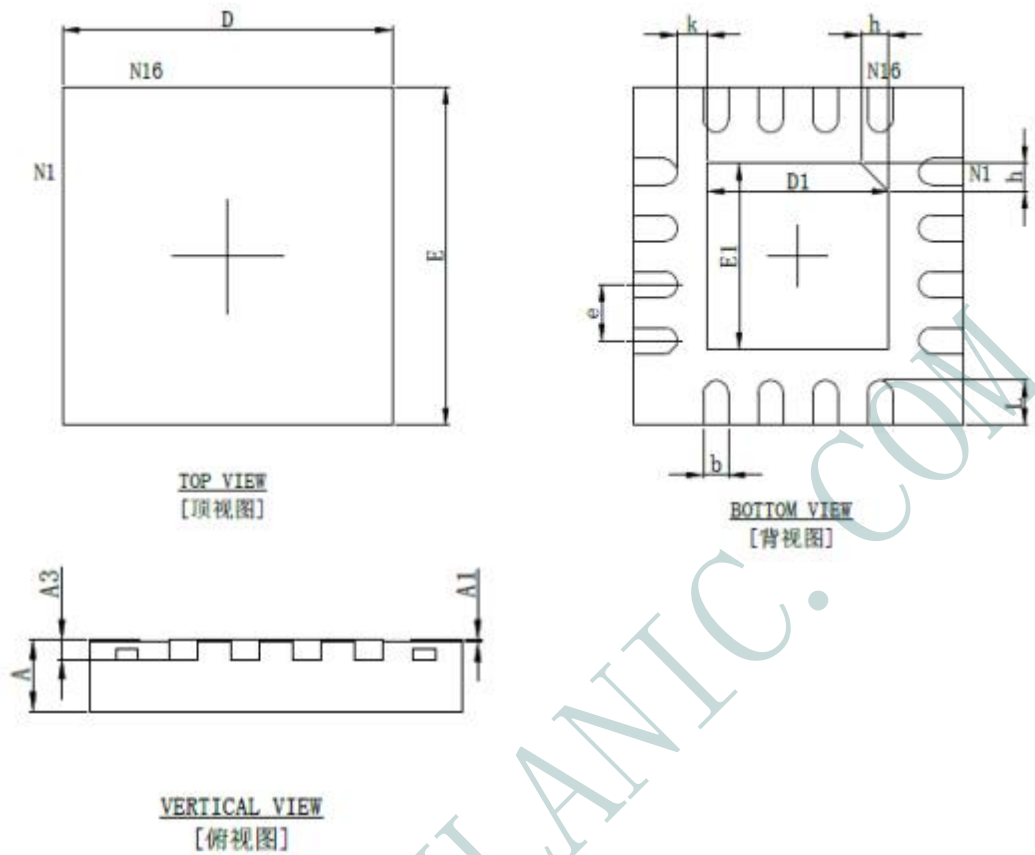


下表列出了一些典型应用所对应的电路参数。由于用户产品的技术要求，应用条件和应用环境千差万别，下表所列信息是根据典型情况进行计算，仅供参考。用户需要根据产品的具体技术要求，应用条件和应用环境等因素做差别设计。

	充电电流 0.5A	充电电流 1A	充电电流 2A	充电电流 3A	充电电流 4A
输入滤波电容 C1	22uF,0805	22uF,0805	2个 22uF,0805 电容并联	3个 22uF,1206 电容并联	4个 22uF,1206 电容并联
二极管 D1	SS14 或 SS24	SS24	SS24	SS24	SS24
二极管 D2	SS24 或 SS34	SS34 或 SS54	SS54 或 1N5824	SS54 或 1N5824	SS54 或 1N5824
N 沟道 MOS Q2	PL2300,PL2302	PL4468	PL4468, PL4410	PL4410, PL3018S	PL3035Q
P 沟道 MOS Q1	PL2301,PL2305	PL9435	PL9435	PL4435	PL4435
电流检测电阻 R_{cs}	0.1 Ω , 0.15W	0.05 Ω , 0.25W	0.025 Ω , 0.5W	0.018 Ω , 1W	0.013 Ω , 1W
电感 L1	4.7uH, $I_{SAT}>2A$	4.7uH, $I_{SAT}>3A$	2.2uH, $I_{SAT}>5A$	2.2uH, $I_{SAT}>7.5A$	2.2uH, $I_{SAT}>7.5A$
输出滤波电容 Co	22uF,0805	22uF,0805	2个 22uF,0805 电容并联	3个 22uF,1206 电容并联	4个 22uF,1206 电容并联

封装描述

QFN3X3- 16L 封装 (单位 mm)



SYMBOL	MIN	NOM	MAX
A	0.700	0.750	0.800
A1	0.000	0.020	0.05
A3	0.203 REF		
b	0.180	0.230	0.280
D	2.900	3.000	3.100
E	2.900	3.000	3.100
e	0.500 BSC.		
D1	1.550	1.650	1.750
E1	1.550	1.650	1.750
L	0.300	0.400	0.500
K	0.200 MIN.		
h	0.250 REF.		