

南京拓品微电子有限公司

Nan Jing Top Power ASIC Corp.

数据手册

DATASHEET

TP4060

(800mA 线性锂离子电池充电器)

概述、特点、典型应用-----	P2
管脚、特性指标-----	P3
引脚功能说明-----	P6
充电电流大小设置、电池反接保护功能-----	P8
充电指示状态、无电池连接指示状态-----	P9
多种典型应用图、使用注意事项-----	P14

描述

TP4060 是一款完整的单节锂离子电池充电器，带电池正负极反接保护反接，具有更大 800mA 的充电电流，更稳定的电流一致性。其采用恒定电流/恒定电压线性控制，SOP 封装与较少的外部元件数目使得 TP4060 成为便携式应用的理想选择。TP4060 可以适合 USB 电源和适配器电源工作。

由于采用了内部 PMOSFET 架构，加上防倒充电路，所以不需要外部检测电阻器和隔离二极管。热反馈可对充电电流进行自动调节，以便在大功率操作或高环境温度条件下对芯片温度加以限制。充满电压固定于 4.2V，而充电电流可通过一个电阻器进行外部设置。当电池达到 4.2V 之后，充电电流降至设定值 1/10，TP4060 将自动终止充电。

当输入电压（交流适配器或 USB 电源）被拿掉时，TP4060 自动进入一个低电流状态，电池漏电流在 2uA 以下。TP4060 的其他特点包括充电电流监控器、欠压闭锁、自动再充电和两个用于指示充电结束和输入电压接入的状态引脚。

特点

- 锂电池正负极反接保护；
- 高达 800mA 的可编程充电电流；
- 无需 MOSFET、检测电阻器或隔离二极管；
- 用于单节锂离子电池
- 恒定电流/恒定电压操作，并具有可在无过热危险的情况下实现充电速率最大化的热调节功能；
- 可直接从 USB 端口给单节锂离子电池充电；
- 精度达到 $\pm 1\%$ 的 4.2V 预设充电电压；
- 最高输入可达 9V；
- 自动再充电；
- 2 个充电状态开漏输出引脚；
- C/10 充电终止；
- 待机模式下的供电电流为 145uA；
- 2.9V 涓流充电器版本；
- 软启动限制了浪涌电流；
- 采用 8 引脚 SOP-PP 封装。

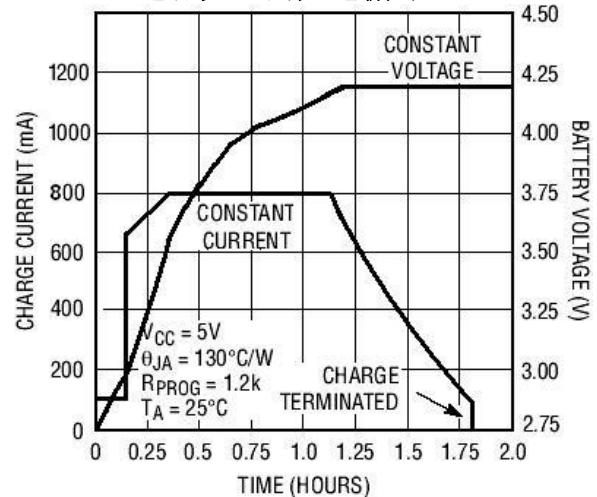
绝对最大额定值

- 输入电源电压 (V_{CC}): -0.3V~9V
- PROG: -0.3V~ $V_{CC}+0.3V$
- BAT: -4.2V~7V
- CHRG: -0.3V~10V
- BAT 短路持续时间: 连续
- BAT 引脚电流: 800mA
- PROG 引脚电流: 800uA
- 最大结温: 145°C
- 工作环境温度范围: -40°C~85°C
- 贮存温度范围: -65°C~125°C
- 引脚温度 (焊接时间 10 秒): 260°C

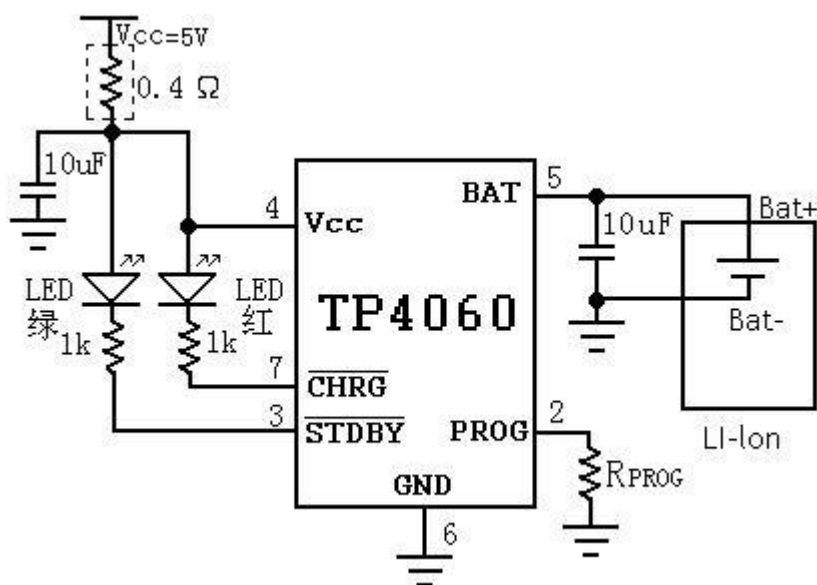
应用

- 移动电话、PDA
- MP3、MP4 播放器
- 数码相机
- 电子词典
- GPS
- 便携式设备、各种充电器

800mA 电流完整的充电循环 (800mAh)



典型应用



封装/订购信息

<p>TP4060 YYWW</p> <p>8 引脚 ESOP 封装(底部带有散热片)</p>	订单型号
	TP4060-42-SOP8-PP
	器件标记
	TP4060
	实物图片

(NC 引脚，内部无连接，建议接地)

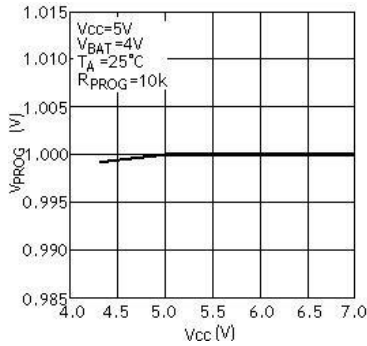
电特性

凡表注●表示该指标适合整个工作温度范围，否则仅指 $T_A=25^{\circ}\text{C}$ ， $V_{CC}=5\text{V}$ ，除非特别注明。

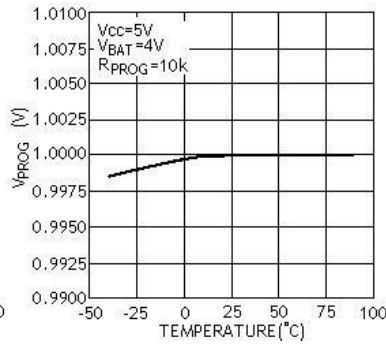
符号	参数	条件		最小值 典型值 最大值			单位
V_{CC}	输入电源电压		●	4.0	5	9.0	V
I_{CC}	输入电源电流	充电模式， $R_{PROG}=10\text{K}$	●		150	500	μA
		待机模式（充电终止）	●		145	190	μA
		停机模式（ R_{PROG} 未连接， $V_{CC}<V_{BAT}$ ，或 $V_{CC}<V_{UV}$ ）	●		120	140	μA
V_{FLOAL}	稳定输出（浮充）电压	$0^{\circ}\text{C}\leq T_A\leq 85^{\circ}\text{C}$ ， $I_{BAT}=40\text{mA}$		4.158	4.2	4.242	V
I_{BAT}	BAT引脚电流 (除说明外 $V_{bat}=4.0\text{v}$)	$R_{PROG}=10\text{K}$ ，电流模式	●	90	100	110	mA
		$R_{PROG}=2\text{K}$ ，电流模式	●	410	430	450	mA
		$R_{PROG}=1.2\text{K}$ ，电流模式	●	780	800	820	mA
		待机模式， $V_{BAT}=4.2\text{V}$			-2.5	-6	μA
		停机模式（ R_{PROG} 未连接）			± 1	± 2	μA
		睡眠模式， $V_{CC}=0\text{V}$			-1	-2	μA
I_{TRIKL}	涓流充电电流	$V_{BAT}<V_{TRIKL}$ ， $R_{PROG}=10\text{K}$	●	8	10	12	mA
V_{TRIKL}	涓流充电门限电压	$R_{PROG}=10\text{K}$ ， V_{BAT} 上升		2.8	2.9	3.0	V
V_{TRHYS}	涓流充电迟滞电压	$R_{PROG}=10\text{K}$		60	80	100	mV
V_{UV}	V_{CC} 欠压闭锁门限	从 V_{CC} 低至高	●	3.4	3.6	3.8	V
V_{UVHYS}	V_{CC} 欠压闭锁迟滞		●	150	200	300	mV
V_{MSD}	手动停机门限电压	PROG引脚电平上升	●	3.40	3.50	3.60	V
		PROG引脚电平下降	●	1.90	2.00	2.10	V
V_{ASD}	$V_{CC}-V_{BAT}$ 闭锁门限电压	V_{CC} 从低到高		60	100	140	mV
		V_{CC} 从高到低		5	30	50	mV
I_{TERM}	C/10终止电流门限	$R_{PROG}=10\text{K}$	●	8	10	12	mA
		$R_{PROG}=2\text{K}$	●	40	43	50	mA
V_{PROG}	PROG引脚电压	$R_{PROG}=10\text{K}$ ，电流模式	●	0.9	1.0	1.1	V
$I_{\overline{CHRG}}$	\overline{CHRG} 引脚漏电流	$V_{\overline{CHRG}}=5\text{V}$ （待机模式）			0	1	μA
$V_{\overline{CHRG}}$	\overline{CHRG} 引脚输出低电压	$I_{\overline{CHRG}}=5\text{mA}$			0.3	0.6	V
$I_{\overline{STDBY}}$	\overline{STDBY} 引脚漏电流	$V_{\overline{STDBY}}=5\text{V}$ （待机模式）			0	1	μA
$V_{\overline{STDBY}}$	\overline{STDBY} 引脚输出低电平	$I_{\overline{STDBY}}=5\text{mA}$			0.3	0.6	V
ΔV_{RECHRG}	再充电电池门限电压	$V_{FLOAT}-V_{RECHRG}$		100	150	200	mV
T_{LIM}	限定温度模式中的结温				120		$^{\circ}\text{C}$
R_{ON}	功率FET“导通”电阻 (在 V_{CC} 与 BAT 之间)				800		$\text{m}\Omega$
t_{SS}	软启动时间	$I_{BAT}=0$ 至 $I_{BAT}=1000\text{V}/R_{PROG}$			50		μs
$t_{RECHARGE}$	再充电比较器滤波时间	V_{BAT} 高至低		0.8	1.8	4	ms
t_{TERM}	终止比较器滤波时间	I_{BAT} 降至 $I_{CHG}/10$ 以下		0.8	1.8	4	ms
I_{PROG}	PROG脚上拉电流				2.5		μA

典型性能特征

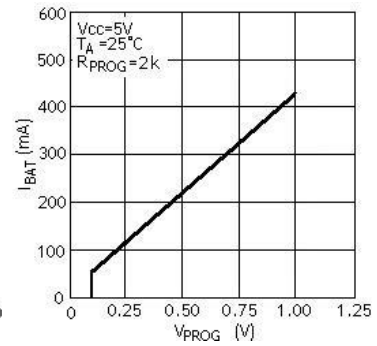
恒定电流模式下 PROG 引脚电压与电源电压的关系曲线



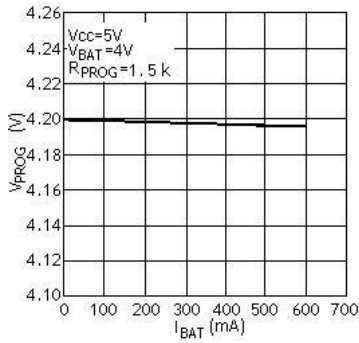
PROG 引脚电压与温度的关系曲线



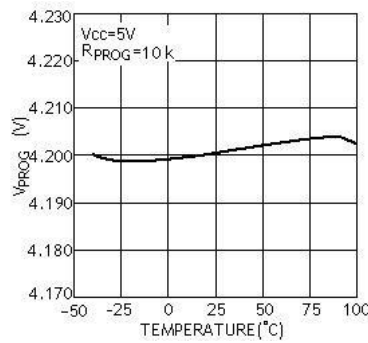
充电电流与 PROG 引脚电压的关系曲线



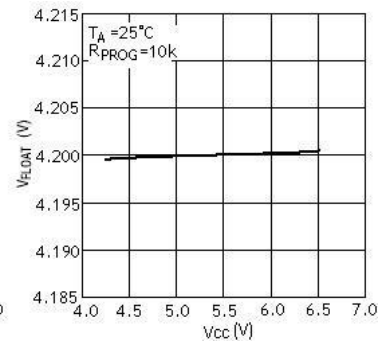
稳定输出（浮充）电压与充电电流的关系曲线



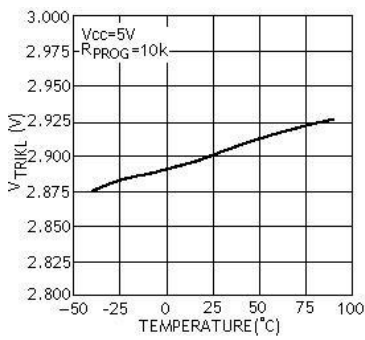
稳定输出（浮充）电压与温度的关系曲线



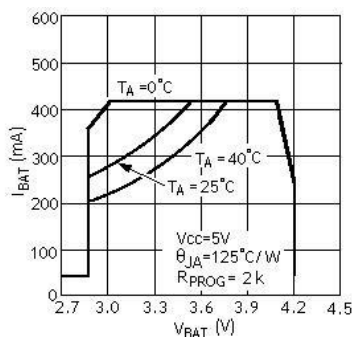
稳定输出（浮充）电压与电压的关系曲线



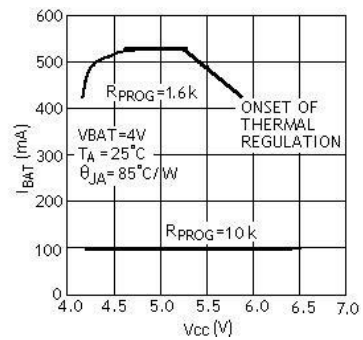
涓流充电门限与温度的关系曲线



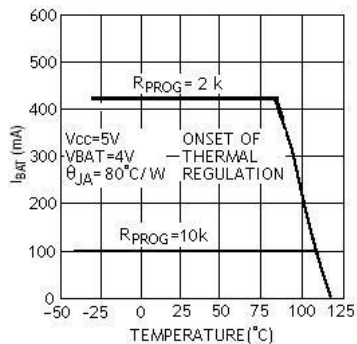
充电电流与电池电压的关系曲线



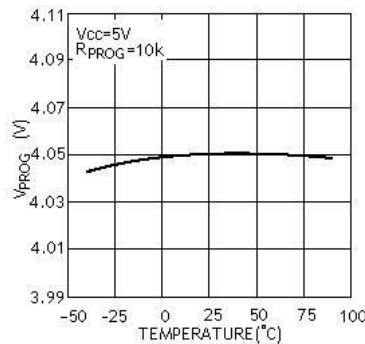
充电电流与电源电压的关系曲线



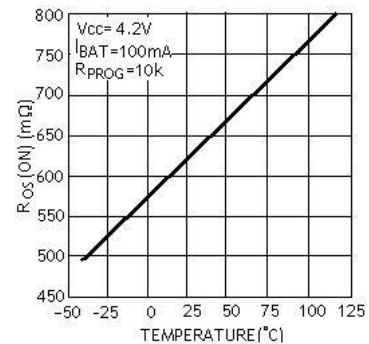
充电电流与环境温度的关系曲线



再充电电压门限与温度的关系曲线



功率 FET“导通”电阻与温度的关系曲线



引脚功能

NC (引脚1): 内部无连接, 建议接地。

PROG (引脚2): 充电电流设定、充电电流监控和停机引脚。在该引脚与地之间连接一个精度为 1% 的电阻器 R_{PROG} 可以设定充电电流。当在恒定电流模式下进行充电时, 引脚的电压被维持在 1V。

PROG 引脚还可用来关断充电器。将设定电阻器与地断接, 内部一个 $2.5\mu A$ 电流将 PROG 引脚拉至高电平。当该引脚的电压达到 2.7V 的停机门限电压时, 充电器进入停机模式, 充电停止且输入电源电流降至 $145\mu A$ 。重新将 R_{PROG} 与地相连将使充电器恢复正常操作状态。

\overline{STDBY} (引脚3): 电池充电完成指示端。当电池充电完成时 \overline{STDBY} 被内部开关拉到低电平, 表示充电完成。除此之外, \overline{STDBY} 管脚将处于高阻态。

V_{CC} (引脚4): 正输入电源电压。该引脚向

充电器供电。 V_{CC} 的变化范围在 4V 至 9V 之间, 并通过至少一个 $1\mu F$ 电容器进行旁路。当 V_{CC} 降至 BAT 引脚电压的 30mV 以内, TP4060 进入停机模式, 从而使 I_{BAT} 降至 $2\mu A$ 以下。

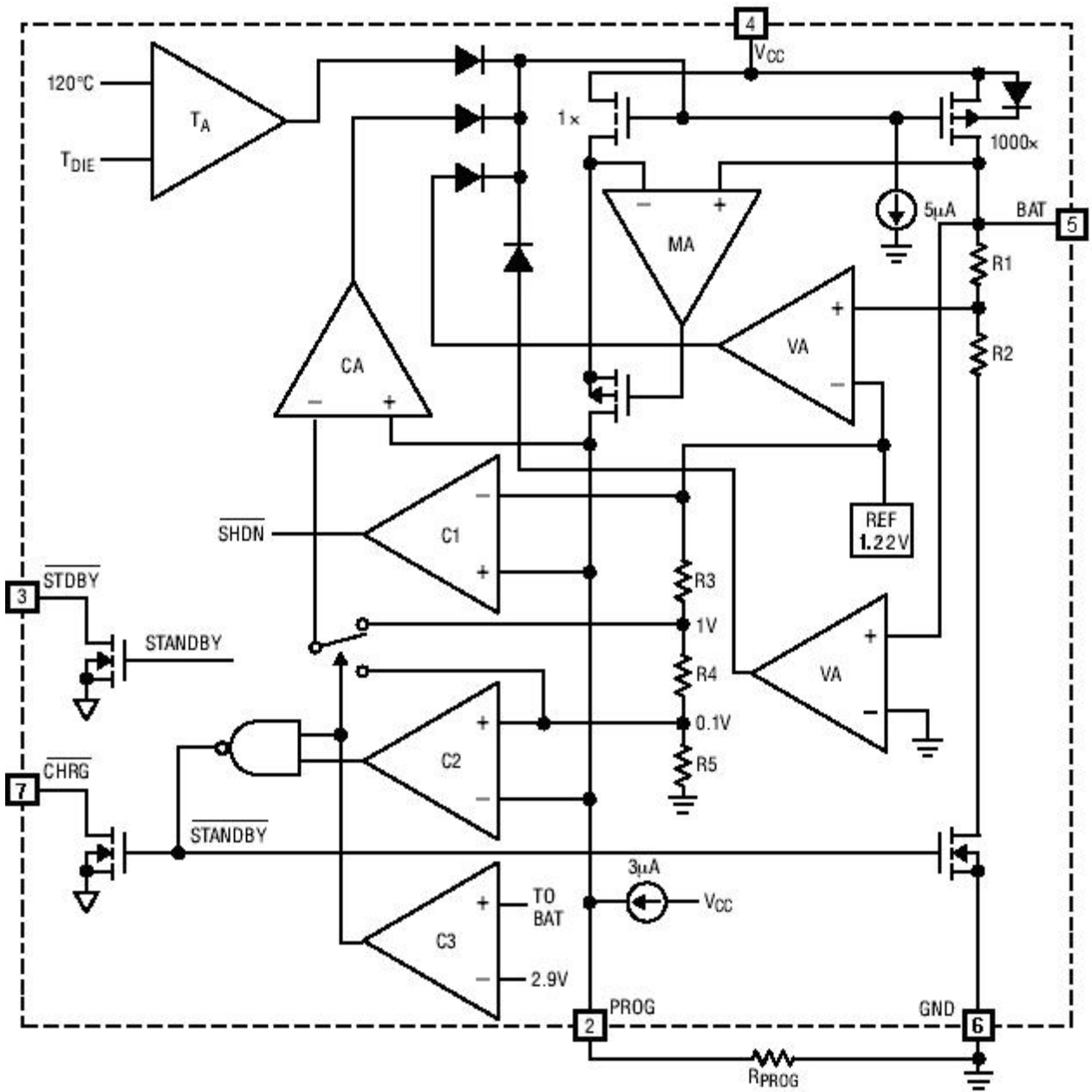
BAT (引脚 5): 充电电流输出。该引脚向电池提供充电电流并将最终浮充电压调节至 4.2V。该引脚的一个精准内部电阻分压器设定浮充电压, 在停机模式中, 该内部电阻分压器断开。

GND (引脚6): 地

CHRG (引脚7): 漏极开路输出的充电状态指示端。当充电器向电池充电时, \overline{CHRG} 管脚被内部开关拉到低电平, 表示充电正在进行; 否则 \overline{CHRG} 管脚处于高阻态。

NC (引脚8): 内部无连接, 建议接地。

方框图



工作原理

TP4060是一款采用恒定电流/恒定电压算法的单节锂离子电池充电器。它能够提供800mA的充电电流（借助一个热设计良好的PCB布局）和一个内部P沟道功率MOSFET和热调节电路。无需隔离二极管或外部电流检测电阻器；因此，基本充电器电路仅需要两个外部元件。不仅如此，TP4060还能够从一个USB电源获得工作电源。

正常充电循环

当Vcc引脚电压升至UVLO门限电平以上且在PROG引脚与地之间连接了一个精度为1%的设定电阻器或当一个电池与充电器输出端相连时，一个充电循环开始。如果BAT引脚电平低于2.9V，则充电器进入涓流充电模式。在该模式中，TP4060提供约1/10的设定充电电流，以便将电流电压提升到一个安全的电平，从而实现满电流充电。

当BAT引脚电压升至2.9V以上时，充电器进入恒定电流模式，此时向电池提供恒定的充电电流。当BAT引脚电压达到最终浮充电压（4.2V）时，TP4060进入恒定电压模式，且充电电流开始减小。当充电电流降至设定值的1/10，充电循环结束。

充电电流的设定

充电电流是采用一个连接在PROG引脚与地之间的电阻器来设定的。设定电阻器和充电电流采用下列公式来计算：

根据需要的充电电流来确定电阻器阻值，

$$\text{公式一: } R_{PROG} = \frac{1000}{I_{BAT}} (I_{BAT} \leq 0.3A)$$

例一：当需要设置充电电流为 $I_{BAT}=0.2A$ 时，采用公式一计算得：

$$R_{PROG} = \frac{1000}{0.2} = 5000 (\Omega)$$

即 $R_{PROG}=5k\Omega$

公式二：

$$R_{PROG} = \frac{1000}{I_{BAT}} \times (1.3 - I_{BAT}) (I_{BAT} > 0.3A)$$

在大于0.3A应用中，芯片热量相对较大，温度保护会减小充电电流，不同环境测试电流与公式计算理论值也变的不完全一致。客户应用中，

可根据需求选取合适大小的 R_{PROG} 。

R_{PROG} 与充电电流的关系确定可参考下表：

R_{PROG} (k)	I_{BAT} (mA)
20k	50
10k	100
5k	180
4k	220
3k	290
2k	430
1.5k	560
1.2k	800

充电终止

当充电电流在达到最终浮充电压之后降至设定值的1/10时，充电循环被终止。该条

件是通过采用一个内部滤波比较器对PROG引脚进行监控来检测的。当PROG引脚电压降至100mV以下的时间超过 t_{TERM} （一般为1.8ms）时，充电被终止。充电电流被锁断，TP4060进入待机模式，此时输入电源电流降至40 μA 。（注：C/10终止在涓流充电和热限制模式中失效）。

充电时，BAT引脚上的瞬变负载会使PROG引脚电压在DC充电电流降至设定值的1/10之间短暂地降至100mV以下。终止比较器上的1.8ms滤波时间（ t_{TERM} ）确保这种性质的瞬变负载不会导致充电循环过早终止。一旦平均充电电流降至设定值的1/10以下，TP4060即终止充电循环并停止通过BAT引脚提供任何电流。在这种状态下，BAT引脚上的所有负载都必须由电池来供电。

在待机模式中，TP4060对BAT引脚电压进行连续监控。如果该引脚电压降到4.1V的再充电门限（ V_{RECHRG} ）以下，则另一个充电循环开始并再次向电池供应电流。当在待机模式中进行充电循环的手动再启动时，必须取消然后再施加输入电压，或者必须关断充电器并使用PROG引脚进行再启动。图2示出了一个典型充电循环的状态图。

电池反接保护功能

TP4060具备锂电池反接保护功能，档锂电池正负极反接于TP4060电流输出引脚，

TP4060 会停机显示故障状态，无充电电流。两个充电指示管脚都处于高阻态，两个LED灯全灭，此时反接的锂电池漏电电流小于5mA。将反接的电池正确接入，TP4060自动开始充电循环。

反接后的TP4060当电池去除后，由于TP4060输出端BAT管脚电容电位仍为负值，则TP4060指示灯不会立刻正常亮，只有正确接入电池可自动激活充电。或者等待较长时间BAT端电容负电位的电量放光，BAT端电位大于零伏，TP4060会显示正常的无电池指示灯状态。

反接情况下，电源电压应在标准电压5V左右，不应超过8V。过高的电源电压在反接电池电压情形下，芯片压差会超过10V，故在反接情况下电源电压不宜过高。

充电状态指示器（ $\overline{\text{CHRG}}$ $\overline{\text{STDBY}}$ ）

TP4060有两个漏极开路状态指示输出端， $\overline{\text{CHRG}}$ 和 $\overline{\text{STDBY}}$ 。当充电器处于充电状态时， $\overline{\text{CHRG}}$ 被拉到低电平，在其它状态， $\overline{\text{CHRG}}$ 处于高阻态。当电池没有接到充电器时， $\overline{\text{CHRG}}$ 输出脉冲信号表示没有安装电池。当电池连接端BAT管脚的外接电容为10uF时 $\overline{\text{CHRG}}$ 闪烁周期约0.5-2秒。

当不用状态指示功能时，将不用的状态指示输出端接到地。

充电状态	$\overline{\text{CHRG}}$ 红灯	$\overline{\text{STDBY}}$ 绿灯
正在充电状态	亮	灭
电池充满状态	灭	亮
电池反接，电源欠压	灭	灭

无电池连接指示灯状态可选三种方案：

无电池待机状态	红灯	绿灯
应用1:BAT接一个10U电解电容	闪烁	亮
应用2:BAT端接100k电阻到电源（图见P12）	灭	亮
应用3:增加BAT端接5k电阻到电源（即将上述100k换成5k电阻。图见P12）	两灯全灭	

注：BAT端连接5k电阻到电源时，电源会通过电阻充电至电池，大小约0.2mA。这样的小电流即使在电池充满后未及时取下情况中也不会对电池造成过充等危害。

热限制

如果芯片温度试图升至约120°C的预设值以上，则一个内部热反馈环路将减小设定的充电电流。该功能可防止TP4060过热，并允许用户提高给定电路板功率处理能力的上限而没有损坏TP4060的风险。在保证充电器将在最坏情况条件下自动减小电流的前提下，可根据典型（而不是最坏情况）环境温度来设定充电电流。有关SOP功率方面的考虑将在“热考虑”部分做进一步讨论。

欠压闭锁

一个内部欠压闭锁电路对输入电压进行监控，并在Vcc升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO电路将使充电器保持在停机模式。如果UVLO比较器发生跳变，则在Vcc升至比电池电压高50mV之前充电器将不会退出停机模式。

手动停机

在充电循环中的任何时刻都能通过去掉R_{PROG}（从而使PROG引脚浮置）来把TP4060置于停机模式。这使得电池漏电流降至2μA以下，且电源电流降至120μA以下。重新连接设定电阻器可启动一个新的充电循环。图1利用NMOS管关断使PROG引脚浮置。

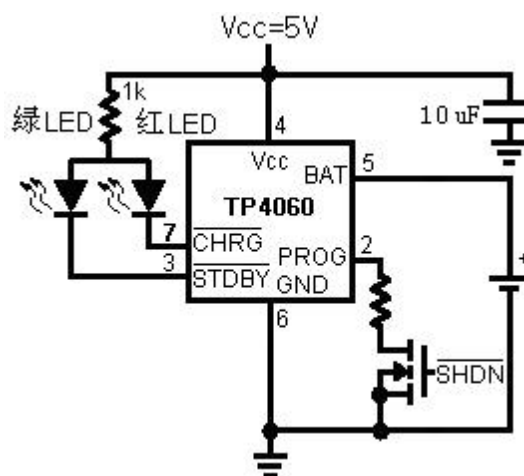


图1：可信号控制充电电路

自动再启动

一旦充电循环被终止，TP4060立即采用一个具有1.8ms滤波时间 ($t_{RECHARGE}$) 的比较器来对BAT引脚上的电压进行连续监控。当电池电压降至4.1V (大致对应于电池容量的80%至90%) 以下时，充电循环重新开始。这确保了电池被维持在 (或接近) 一个满充电状态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中， \overline{CHRG} 引脚输出重新进入一个强下拉状态， \overline{STDBY} 引脚输出重新进入一个高阻状态。

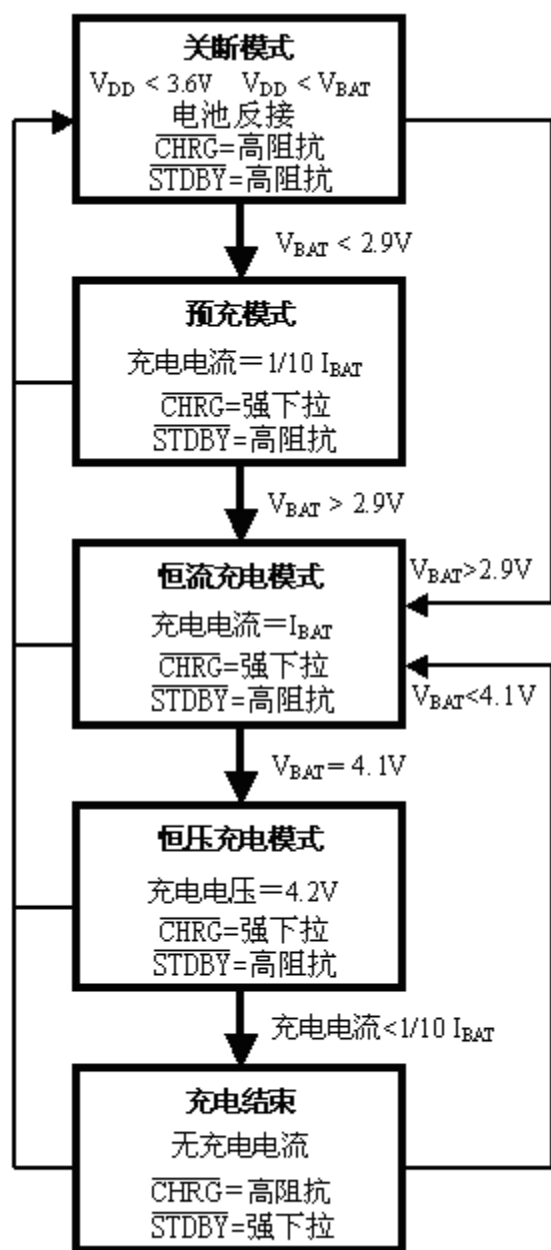


图2: 一个典型充电循环的状态图

稳定性的考虑

只要电池与充电器的输出端相连，恒定电压模式反馈环路就能够在未采用一个外部电容器的情况下保持稳定。在没有接电池时，为了减小纹波电压，建议采用一个输出电容器。当采用大数值的低ESR陶瓷电容器时，建议增加一个与电容器串联的1Ω电阻器。如果使用的是钽电容，则不需要串联电阻器。

在恒定电流模式中，位于反馈环路中的是PROG引脚，而不是电池。恒定电流模式的稳定性受PROG引脚阻抗的影响。当PROG引脚上没有附加电容会减小设定电阻器的最大容许阻值。PROG引脚上的极点频率应保持在 C_{PROG} ，则可采用下式来计算 R_{PROG} 的最大电阻值：

$$R_{PROG} \leq \frac{1}{2\pi \cdot 10^5 \cdot C_{PROG}}$$

对用户来说，他们更感兴趣的可能是充电电流，而不是瞬态电流。例如，如果一个运行在低电流模式的开关电源与电池并联，则从BAT引脚流出的平均电流通常比瞬态电流脉冲更加重要。在这种场合，可在PROG引脚上采用一个简单的RC滤波器来测量平均的电池电流 (如图3所示)。在PROG引脚和滤波电容器之间增设了一个10k电阻器以确保稳定性。

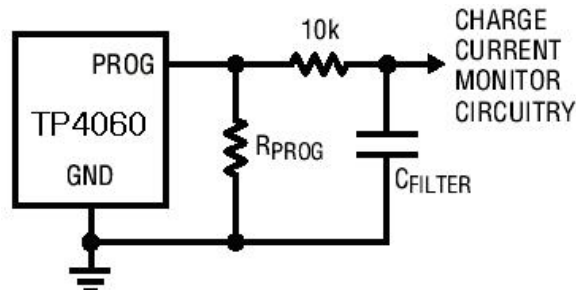


图3: 隔离PROG引脚上的容性负载和滤波电路

功率损耗

TP4060因热反馈的缘故而减小充电电流的条件可通过IC中的功率损耗来估算。这种功率损耗几乎全部都是由内部MOSFET产生的——这可由下式近似求出：

$$P_D = (V_{CC} - V_{BAT}) \cdot I_{BAT}$$

式中的 P_D 为耗散的功率， V_{CC} 为输入电源电压， V_{BAT} 为电池电压， I_{BAT} 为充电电流。当热反馈开始对IC提供保护时，环境温度近似为：

$$T_A = 120^\circ C - P_D \theta_{JA}$$

$$T_A = 120^\circ C - (V_{CC} - V_{BAT}) \cdot I_{BAT} \cdot \theta_{JA}$$

实例：通过编程使一个从5V USB电源获得工作电源的TP4060向一个具有3.75V电压的放电锂离子电池提供400mA满幅度电流。假设 θ_{JA} 为150°C/W（请参见电路板布局的考虑），当TP4060开始减小充电电流时，环境温度近似为：

$$T_A = 120^\circ\text{C} - (5\text{V} - 3.75\text{V}) \cdot (400\text{mA}) \cdot 150^\circ\text{C}/\text{W}$$

$$T_A = 120^\circ\text{C} - 0.5\text{W} \cdot 150^\circ\text{C}/\text{W} = 120^\circ\text{C} - 75^\circ\text{C}$$

$$T_A = 45^\circ\text{C}$$

TP4060可在45°C以上的环境温度条件下使用，但充电电流将被降至400mA以下。对于一个给定的环境温度，充电电流可有下式近似求出：

$$I_{BAT} = \frac{120^\circ\text{C} - T_A}{(V_{CC} - V_{BAT}) \cdot \theta_{JA}}$$

再以60°C的环境温度来考虑前面的例子。充电电流将被大约减小至：

$$I_{BAT} = \frac{120^\circ\text{C} - 60^\circ\text{C}}{(5\text{V} - 3.75\text{V}) \cdot 150^\circ\text{C}/\text{W}} = \frac{60^\circ\text{C}}{187.5^\circ\text{C}/\text{A}}$$

$$I_{BAT} = 320\text{mA}$$

不仅如此，正如工作原理部分所讨论的那样，当热反馈使充电电流减小时，PROG引脚上的电压也将成比例地减小。

切记不需要在TP4060应用设计中考虑最坏的热条件，这一点很重要，因为该IC将在结温达到120°C左右时自动降低功耗。

热考虑

由于SOP23-6封装的外形尺寸很小，大电流应用中（600mA以上）散热效果不佳可能引起充电电流受温度保护而减小。请根据实际电源电压设计热耗散电阻，芯片V_{CC}端输入电压在4.6V为最佳，可得到较大充电电流，一般热耗散电阻为0.5至0.8欧姆。采用一个热设计精良的PC板布局以最大程度地增加可使用的充电电流，这一点同样重要。用于耗散IC所产生的热量的散热通路从芯片至引线框架，并通过峰值后引线（特别是接地引线）到达PC板铜面。PC板铜面为散热器。引脚相连的铜箔面积应尽可能地宽阔，并向外延伸至较大的铜面积，以便将热量散播到周围环境中。至内部或背部铜电路层的通孔在改善充电器的总体热性能方面也是颇有用途的。当进行PC板布局设计时，电路板上与充电器无关的其他热源也是必须予以考虑的，因为它们将对总体温升和最大充电

电流有所影响。

下表罗列了几种不同电路板尺寸和铜面积条件下的热阻。所有的测量结果都是在静止空气中的3/32"FR-4电路板上（器件安装于其顶面）获得的。

表1：实测热阻(双层电路板*)

铜面积		电路板面积	结点至环境热阻
顶面	底面		
2500mm ²	2500mm ²	2500mm ²	125°C/W
1000mm ²	2500mm ²	2500mm ²	125°C/W
225mm ²	2500mm ²	2500mm ²	130°C/W
100mm ²	2500mm ²	2500mm ²	135°C/W
50mm ²	2500mm ²	2500mm ²	150°C/W

*每层采用1盎司铜箔

表2：实测热阻(四层电路板**)

铜面积(每面)	电路板面积	结点至环境热阻
2500mm ² ***	2500mm ²	80°C/W

**顶层和底层采用2盎司铜箔，内层采用1盎司铜箔。

***总铜面积为10,000mm²

V_{CC}旁路电容器

输入旁路可以使用多种类型的电容器。然而，在采用多层陶瓷电容器时必须谨慎。由于有些类型的陶瓷电容器具有自谐振和高Q值的特点，因此，在某些启动条件下（比如将充电器输入与一个工作中的电源相连）有可能产生高的电压瞬态信号，建议采用电解电容或钽电容。

充电电流软启动

TP4060包括一个用于在充电循环开始时最大限度地减小涌入电流的软启动电路。当一个充电循环被启动时，充电电流将在50us左右的时间里从0上升至满幅全标度值。在启动过程中，这能够起到最大限度地减小电源上的瞬变电流负载的作用。

CHRG 状态输出引脚

当一个放电电池被连接到充电器时，充电循环的恒定电流部分开始，CHRG引脚电平被拉至地。CHRG引脚能够吸收高达10mA的电流，以驱动一个用于指示充电循环正在进行之中的LED。

当电池接近充满时，充电器进入充电循环的恒定电压部分，充电电流开始下降。当充电电流降至不足设定电流的1/10时，充电循环结束且强下拉高阻态所取代，表示充电循环已经结束。如果输入电压被拿掉或降至欠压闭锁门限以下，则 **CHRG** 引脚也将变成高阻抗。利用一个上拉电阻器，一个微处理器能够从该引脚检测出这两种状态，如图4所示。

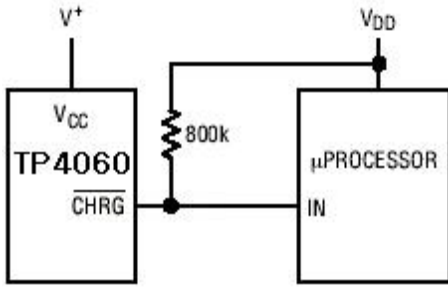


图4：采用一个微处理器来确定 **CHRG** 引脚状态

为了在TP4060处于充电模式时进行检测，在采用100k上拉电阻器的情况下，N沟道MOSFET把该引脚拉至低电平。一旦充电循环终

止，N沟道MOSFET即被关断，**CHRG** 引脚为高阻抗IN引脚随后将由100k上拉电阻器拉至高电平。当然在欠压闭锁，输入电压不足的情况下IN引脚也将被拉至高电平，表示器件处于一个UVLO状态。

输入电压反向极性保护

在有些应用中，需要在V_{CC}上进行反向极性电压保护。如果电源电压足够高，则可采用一个串联隔离二极管。在其他必须保持低降压的场合，可以采用一个P沟道MOSFET（如图5所示）。

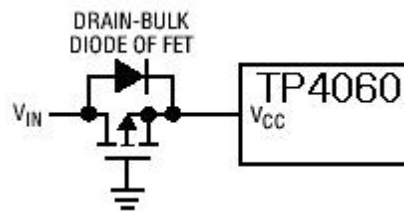
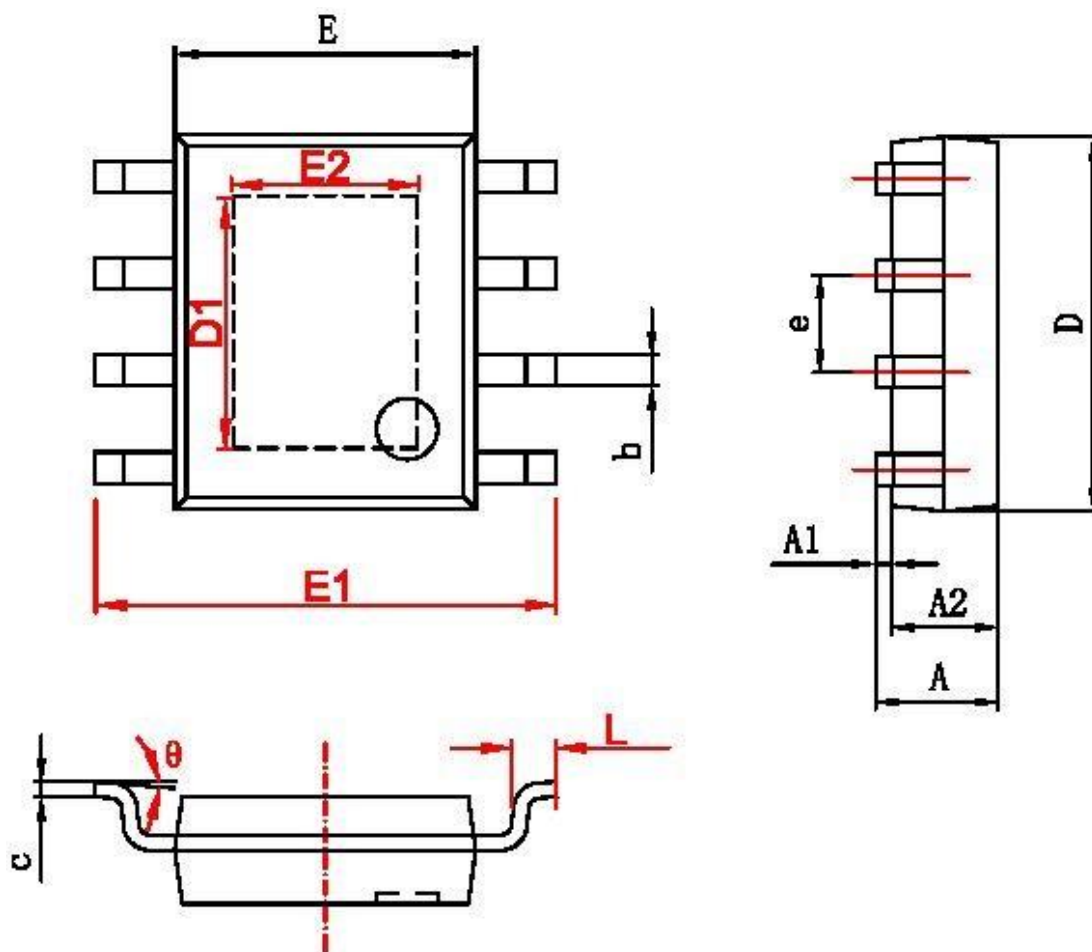


图5：低损耗输入反向极性保护

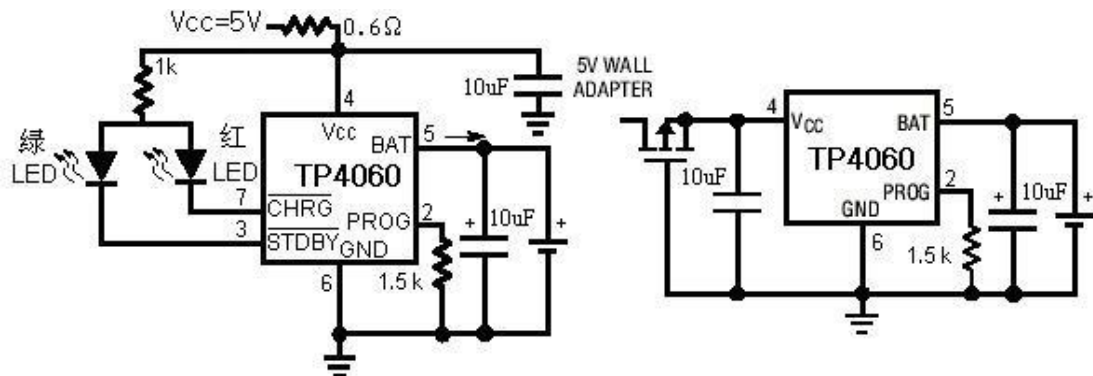
封装描述

8 引脚 SOP-PP 封装 (单位 mm)



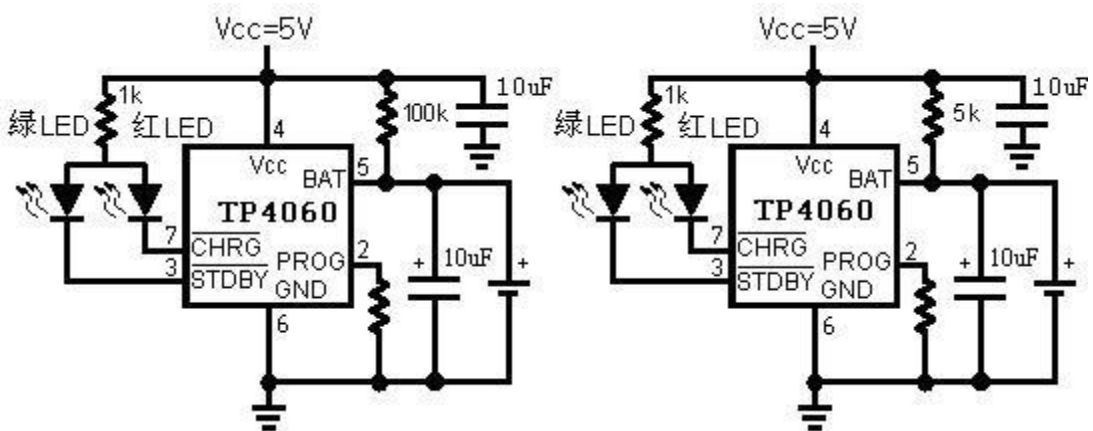
字符	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.050	0.150	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.200
D1	3.202	3.402	0.126	0.134
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
E2	2.313	2.513	0.091	0.099
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

典型应用



全功能单节锂电池充电器（接耗散电阻）
（无电池状态绿灯亮红灯闪烁）

具有输入反向极性保护的充电器



无电池不闪灯单节锂电池充电器

无电池双灯全灭单节锂电池充电器

（无电池绿灯亮红灯灭，不影响其他状态指示）

TP4060 测试使用注意事项

- 1、TP4060 充电电流测试中，芯片 BAT 端（5 号脚）应直接连接电池正极，不可串联电流表，电流表可接在芯片 Vcc 端。
- 2、为保证各种情况下可靠使用，防止尖峰和毛刺电压引起的芯片损坏，建议 TP4060 应用中 Vcc 端和 BAT 端均接 10µF 的电容，如可能还可各再接一个 0.1µ 的陶瓷电容。所有电容位置以靠近芯片引脚为优，不宜过远。
- 3、采用 SOP8 封装，大电流应用中（600mA 以上）散热效果不佳可能引起充电电流受温度保护而减小。建议客户连接耗散电阻。芯片 Vcc 端输入电压在 4.6V 为最佳，可得到较大充电电流，一般热耗散电阻为 0.4 至 0.8 欧姆。同样良好的 PCB 板布局可以有效减小客户在大电流充电应用中温度对电流的影响。